

Compatibilidade de Firmwares do DM800-MPU10G

Versões de Firmware x Placas Suportadas e Funcionalidades

Características das Versões de Firmwares			
Versão	Release	Arquivo	Versão DmView
14.0	16/02/2018	0294-33.im	DmView 10.0.0-1 ou Superior
13.0	30/08/2017	0294-32.im	DmView 9.6.0-2 ou Superior
12.2	30/01/2017	0294-31.im	DmView 9.4 ou Superior
12.1	23/08/2016	0294-30.im	DmView 9.1 ou Superior
12.0	24/03/2016	0294-29.im	DmView 9.1 ou Superior
11.5	14/07/2015	0294-28.im	DmView 8.0.1 ou Superior
11.4	04/06/2014	0294-27.im	DmView 8.0.1 ou Superior
11.3	12/04/2014	0294-26.im	DmView 8.0.1 ou Superior
11.2	06/11/2013	0294-25.im	DmView 8.0.1 ou Superior
11.1	04/10/2013	0294-24.im	DmView 8.0.1 ou Superior
11.0	21/08/2013	0294-23.im	DmView 8.0.1 ou Superior
10.2	19/07/2013	0294-22.im	DmView 7.5.1 ou Superior
10.1	18/12/2012	0294-20.im	DmView 7.5.1 ou Superior
10.0	16/07/2012	0294-19.im	DmView 7.5.1 ou Superior
9.0	06/01/2012	0294-18.im	DmView 7.2 ou Superior
8.1	20/10/2011	0294-17.im	DmView 7.1.1 ou Superior
8.0	07/09/2011	0294-16.im	DmView 7.1.1 ou Superior
7.1	16/03/2011	0294-15.im	DmView 6.8.2 ou Superior
7.0	19/11/2010	0294-14.im	DmView 6.8.2 ou Superior
6.1	29/09/2010	0294-13.im	DmView 6.8 ou Superior
6.0	13/07/2010	0294-12.im	DmView 6.8 ou Superior
5.2	07/06/2010	0294-11.im	DmView 6.7 ou Superior
5.0	25/01/2010	0294-09.im	DmView 6.7 ou Superior
4.6	23/05/2009	0294-08.im	DmView 6.5 ou Superior
4.5	15/05/2009	0294-07.im	DmView 6.5 ou Superior
4.4	08/05/2009	0294-06.im	DmView 6.5 ou Superior
4.3	24/10/2008	0294-05.im	DmView 6.3 ou Superior
4.2	25/09/2008	0294-04.im	DmView 6.3 ou Superior
4.1	29/07/2008	0294-03.im	DmView 6.3 ou Superior
4.0	09/06/2008	0294-02.im	DmView 6.3 ou Superior
3.0	27/02/2008	0294-01.im	DmView 6.3 ou Superior

Placas Suportadas		
Produto	Descrição	A partir do Firmware
DM800-HC4STM16MI-CDR	Placa de interface com 4 portas STM-16/4/1	12.2
DM800-HC8STM4	Placa de interface com 8 portas STM-4/1	10.0
DM800-HC4STM16	Placa de interface com 4 portas STM-16/4/1	10.0
DM800-HCSTM64 HW2	Placa de interface com 1 porta STM-64	10.0
DM800-IC2GBE	Placa de interface com 2 portas Gigabit Ethernet e 8 portas Fast Ethernet	9.0
DM800-HC2STM16 HW2	Placa de interface com 2 portas STM-16/4/1	8.0
DM800-IC8STM1 HW2	Placa de interface com 8 portas STM-1	8.0
DM800-IC4STM4 HW2	Placa de interface com 4 portas STM-4	8.0
DM800-IC3x34/45 HW3	Placa de interface com 3 portas E3 ou T3 com proteção EPS	8.0
DM800-HC8GBE IP	Placa de interface com 8 portas Gigabit Ethernet com funcionalidades PPP	6.0
DM800-IC32E1 HW2	Placa de interface com 32 portas E1.	6.0

DM800-IC63E1	Placa de interface com 63 portas E1.	6.0
DM800-HC8GBE	Placa de interface com 8 portas Gigabit Ethernet	5.0
DM800-MO4SFPe	Módulo com 4 portas STM1 elétricas com suporte a proteção EPS	5.0
DM800-IC32E1P	Placa de interface com 32 portas E1 com proteção EPS	4.0
DM800-GPCHK1	Placa de interface de serviço	4.0
DM800-HCSTM64	Placa de interface com 1 porta STM-64	3.0
Placas Suportadas		
Produto	Descrição	A partir do Firmware
DM800-HC2STM16	Placa de interface com 2 portas STM-16	3.0
DM800-IC4STM4	Placa de interface com 4 portas STM-4	3.0
DM800-IC8STM1	Placa de interface com 8 portas STM-1	3.0
DM800-ICGBE155	Placa de interface com 1 porta Gigabit Ethernet	3.0
DM800-IC8FE155	Placa de interface com 8 portas Fast Ethernet	3.0
DM800-IC3X34/45	Placa de interface com 3 portas E3 ou T3 com proteção EPS	3.0
DM800-IC32E1	Placa de interface com 32 portas E1	3.0
DM800-ICAD2	Módulo adaptador 2xDM900	3.0
DM900-DCM	Módulo de compensação de dispersão cromática	3.0
DM900-OAB	Módulo amplificador ótico do tipo booster	3.0
DM900-OAP	Módulo pré-amplificador ótico	3.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU10G	Trap de logout usuário.	14.0
DM800-MPU10G	Logs para ativação de configurações críticas.	14.0
DM800-MPU10G	Sincronismo de logs de usuário.	14.0
DM800-MPU10G	Sincronismo de logs de sistema.	14.0
DM800-MPU10G	Sincronismo de logs de ativação.	14.0
DM800-MPU10G	Nova configuração, status e alarmes para o NTP.	14.0
DM800-MPU10G	Política de nome e senha de usuário melhor detalhada na sugestão no terminal.	14.0
DM800-MPU10G	Suprimido traps de login/logout para o NMS.	14.0
DM800-MPU10G	Testes SNC não estavam funcionando para VC-4 concatenado.	14.0
DM800-MPU10G	Equipamento estava recusando todas conexões após algum tempo de uso.	14.0
DM800-MPU10G	Sincronização lenta com o NMS e reinicialização ocasional após ativação efetuada através do DmView.	14.0
DM800-MPU10G	Log de ativação sendo gerado, erroneamente, após switchover.	14.0
DM800-MPU10G	Log de ativação de configurações de OPI estava sendo, erroneamente, gerado após ativação do usuários.	14.0
DM800-MPU10G	Horário dos logs de ativação após switchover estava sendo salvo com o fuso horário errado.	14.0
DM800-MPU10G	Medidas de OPI: monitoramento e geração de alarmes baseados na variação da potência recebida em transceivers com Digital Diagnostics.	13.0
DM800-MPU10G	Opção para desabilitar protocolos de gerência não seguros.	13.0
DM800-MPU10G	Atualização de firmware segura utilizando SFTP.	13.0
DM800-MPU10G	TRAP para deleção de logs.	13.0
DM800-MPU10G	TRAP para login com sucesso ou falha.	13.0
DM800-MPU10G	Desempenho de Wander da MPU foi melhorado para eliminar desvios de fase.	13.0
DM800-MPU10G	Política de senhas foi melhorada por razões de segurança.	13.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU10G	Conexão de gerência através da porta serial é fechada após 10 minutos de inatividade.	13.0
DM800-MPU10G	Geração de logs quando houver configuração de SNMP, rede, NTP ou parâmetros do boot.	13.0
DM800-MPU10G	Logs mais detalhados a respeito de mudanças nas base de dados de usuários.	13.0
DM800-MPU10G	Requisições SNMPv3 não estavam funcionando adequadamente depois da alteração de data do sistema.	13.0
DM800-MPU10G	Janela de permissão de usuários não estava funcionando adequadamente para usuários com nomes similares.	13.0
DM800-MPU10G	Bloqueada a possibilidade de criar novos usuários com senhas vazias.	13.0
DM800-MPU10G	MPU standby estava reconfigurando o clock de saída incorretamente causando ruídos no sinal de saída.	13.0
DM800-MPU10G	Corrigida a geração indevida dos alarmes SDH: HP_RET_FAIL, TX_AU_LOP e TX_HP_RET_FAIL.	13.0
DM800-MPU10G	Travamento da gerência do equipamento após sofrer teste de escaneamento de portas.	12.2
DM800-MPU10G	Travamento da gerência do equipamento após receber comando STOR em uma conexão FTP.	12.2
DM800-MPU10G	Utilização da interface de gerência WEB no navegador IE11.	12.2
DM800-MPU10G	Intermitência da propagação de E1 Payload AIS quando interface E1 configurada estruturada.	12.2
DM800-MPU10G	Otimização do tempo de processamento interno, cross conexão, de dados E1 das placas IC32E1 e IC63E1.	12.2
DM800-MPU10G	Atualização da biblioteca openssl para a versão 1.0.2.k.	12.2
DM800-MPU10G	Utilização de timeout para conexões HTTP/HTTPS e protocolo de gerência DATACOM.	12.2
DM800-MPU10G	Suporte a placa HC4STM16MI-CDR	12.2
DM800-MPU10G	Atualizada a biblioteca OpenSSL da versão 1.0.2g para a versão 1.0.2h.	12.1
DM800-MPU10G	No caso de haver apenas uma interface configurada como fonte de relógio e esta receber DNU, o equipamento não chaveava para relógio interno.	12.1
DM800-MPU10G	Suporte à conexão HTTPS.	12.0
DM800-MPU10G	Suporte à conexão SSH.	12.0
DM800-MPU10G	Suporte a SNMPv3.	12.0
DM800-MPU10G	Melhoria nas ferramentas de depuração dos canais TDM da placa HC8GBE-IP (que possua versão de firmware igual ou superior a 9.5).	11.5
DM800-MPU10G	A informação em modo decimal referente ao DC ID do comando "show datacom"	11.5
DM800-MPU10G	O MTU permitido para interface IC8FE155 é 1552 bytes.	11.5
DM800-MPU10G	Contador do número de resets das placas IC2GBE, HC8GBE e HC8GBE-IP estava sempre com o valor zero na interface WEB do equipamento e DmView.	11.4
DM800-MPU10G	Geração excessiva de logs internos no equipamento, caso esteja sendo gerenciado pelo DmView, dificultando a depuração de problemas.	11.4
DM800-MPU10G	Alteração na interface WEB do nome do link Ethernet por ETH Card Statistics que mostra os contadores das placas ETH.	11.3
DM800-MPU10G	Melhoria na coleta de status do barramento interno de comunicação da MPU com as placas de interface.	11.3
DM800-MPU10G	Melhoria no controle da taxa de transferência no canal de comunicação entre a MPU e as placas HC8GBE, HC8GBE-IP e IC2GBE.	11.3
DM800-MPU10G	Fechamento dos pontos de performance SDH 24H não funcionavam quando configurado fechamento para 00:00h.	11.3
DM800-MPU10G	Contadores de pacotes de TX e RX da placa GBE155 estavam sendo reinicializados periodicamente.	11.3
DM800-MPU10G	Configuração do RIP através da interface WEB possibilitava apenas configuração de IP de host e não IP de rede.	11.3
DM800-HC8GBE-IP	Contadores de canais TDM da placa HC8GBE-IP não eram exibidos corretamente na interface WEB do equipamento.	11.3

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU10G	IC2GBE, esporadicamente, alarma <i>Card-Failure</i> após inicialização do equipamento ou reinserção lógica da placa no <i>bayface</i> .	11.2
DM800-MPU10G	Equipamento dentro de um anel com NAT habilitado não responde requisições SNMP do sistema de gerência.	11.2
DM800-MPU10G	SNC com comportamento inadequado ao remover fisicamente a placa de interface que está configurada como <i>WORK</i> .	11.2
DM800-MPU10G	Placa ICGBE155 alarma <i>Card_Failure</i> quando é utilizada como IC8FE155.	11.1
DM800-MPU10G	Suporte ao modelo de placa HC4STM16MI.	11.0
DM800-MPU10G	Removido o bloqueio e o alarme de <i>Vendor-Mismatch</i> para módulos SFP ou XFP de outros fornecedores.	11.0
DM800-MPU10G	Nova configuração via terminal para utilização de um IP de origem único no envio de traps do equipamento.	11.0
DM800-MPU10G	Adicionado um campo para filtrar lista de mapeamentos por porta física na interface <i>web</i>	11.0
DM800-MPU10G	Adicionada informação sobre a temperatura dos módulos de <i>fan</i> na interface <i>web</i> para gabinetes com módulo de <i>fan</i> versão 10 ou superior.	11.0
DM800-MPU10G	Suporte à versão de FW3 da placa IC2GBE.	11.0
DM800-MPU10G	Suporte à versão de FW8 da placa HC8GBE.	11.0
DM800-MPU10G	Suporte à versão de FW9 da placa HC8GBE IP.	11.0
DM800-MPU10G	Melhoria na inicialização da placa HC2STM16 HW1 que em alguns casos específicos poderia ocasionar erros na passagem de dados.	11.0
DM800-MPU10G	Proteção MS-SPRing não funcionava corretamente ao utilizar interfaces STM-16 <i>multi-rate</i> configuradas para hierarquia STM-4.	11.0
DM800-MPU10G	Proteção E1 MxN não funcionava para os E1s de 33 a 63 na placa IC63E1.	11.0
DM800-MPU10G	Não era permitida a ativação de configuração contendo 2 canais TDM com protocolo PPP com a mesma Outer VLAN e opção <i>double tagging</i> habilitada na placa HC8GBE IP.	11.0
DM800-MPU10G	OSPF não funcionava adequadamente quando utilizado com o <i>link-detect</i> desativado na interface ethernet da MPU.	11.0
DM800-MPU10G	Corrigido problema ao usar a VLAN 4094 para controle do protocolo EAPS nas placas HC8GBE, HC8GBE IP e IC2GBE.	11.0
DM800-MPU10G	Redundância não sincronizava data e hora da MPU <i>standby</i> com a MPU ativa.	11.0
DM800-MPU10G	A eventual falta da geração de TU-AIS em circuitos de VC-12 e VC-3 das placas SDH durante as falhas de RS-LOS e RS-LOF comprometia o funcionamento correto da proteção SNC.	10.2
DM800-MPU10G	EDFA da placa HCSTM64 HW2 não era inicializado corretamente, o que poderia causar erros durante sua utilização	10.1
DM800-MPU10G	Alarmes de HP dos VC-4 33 a 40 não eram reportados corretamente na placa HCSTM64.	10.1
DM800-MPU10G	Alarmes de TU-AIS e TU-LOP não eram reportados corretamente na HCSTM64 HW2.	10.1
DM800-GPCHK2	Entrada e saída de relógio na placa GPCHK2.	10.0
DM800-GPCHK2 e DM800-MPU10G	Suporte a configuração de 2MHz ou 2Mbps/s nas entradas e saídas de relógio das placas GPCHK2 e MPU.	10.0
DM800-MPU10G	Filtro configurável de alarmes de Power-Failure das placas em caso de falha de alimentação no gabinete.	10.0
DM800-IC2GBE	Suporte à versão de FW2 da placa IC2GBE.	10.0
DM800-HC8GBE	Suporte à versão de FW7 da placa HC8GBE.	10.0
DM800-HC8GBE IP	Suporte à versão de FW8 da placa HC8GBE IP.	10.0
DM800-MPU10G	Melhoria no tempo de resposta ao sistema de gerência após a comutação automática de MPU.	10.0
DM800-ICAD2	Ausência ou falha de módulos EDFA em ICAD2 não gerava nenhum alarme.	10.0
DM800-IC32E1	Placa IC32E1 apresentava uma dupla interrupção nos dados após uma comutação de MPUs.	10.0
DM800-GPCHK1 e DM800-GPCHK2	Padronização da configuração da interface V.11 com demais produtos DATACOM.	10.0
DM800-MPU10G	Logo após uma comutação manual de MPUs o equipamento poderia apresentar um alarme transiente de NE-CPU_Redundancy_Failure.	10.0
DM800-MPU10G	Em uma situação particular de configuração, a proteção SNC não protegia o tráfego quando a placa de trabalho do SNC era removida.	10.0
DM800-HC8GBE IP	Suporte ao FW 7 da placa HC8GBE IP.	9.0
DM800-HC8GBE	Suporte ao FW 6 da placa HC8GBE.	9.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-GPCHK1 DM800-GPCHK2	Suporte às interfaces RS232 e V.11 nas placas GPCHK1 e GPCHK2.	9.0
DM800-MPU10G	Adicionada solicitação de confirmação ao aplicar o cold restart with inactive firmware pela Web quando a redundância não está sincronizada, para evitar que o usuário reinicie apenas a MPU ativa.	9.0
DM800-MPU10G	Placa em High_Temperature não era sinalizada no bayface da Web.	9.0
DM800-HC8GBE	Sucessivas remoções e inserções de placas HC8GBE poderiam comprometer o desempenho do equipamento.	9.0
DM800-HC8GBE	Placa HC8GBE poderia reinicializar em caso de comutação de MPU.	9.0
DM800-MPU10G	Configuração de stuff não estava funcional para os bytes do POH.	9.0
DM800-MPU10G	A opção Save to file da web colocava uma data errada no nome do arquivo salvo.	9.0
DM800-MPU10G	Corrigida instabilidade na tela de configuração da interface web na ocorrência de mapeamentos de E1Cs para WANs.	9.0
DM800-GPCHK1 DM800-GPCHK2	A tensão monitorada nas placas GPCHK1 e GPCHK2 poderia variar significativamente ao longo do tempo.	9.0
DM800-GPCHK1 DM800-GPCHK2	Placas GPCHK1 ou GPCHK2 com problemas de calibração não irão mostrar valores incorretos no status de tensão e sim um indicativo de monitoração não disponível.	9.0
DM800-MPU10G	O equipamento poderia alarmar Config-Temporary após reiniciar.	9.0
DM800-HC2STM16 HW2	Suporte a módulo EDFA na placa HC2STM16 HW2.	8.1
DM800-IC32E1 HW2	Corrigida instabilidade de alarmes E1-Exc_Slip_Internal na placa IC32E1 HW2	8.1
DM800-IC63E1	Corrigida instabilidade de alarmes E1-Exc_Slip_Internal na placa IC63E1.	8.1
DM800-GPCHK1	Entradas analógicas de alarmes da placa GPCHK1 não estavam funcionando adequadamente.	8.1
DM800-HC8GBE IP	Suporte à versão de FW6 da placa HC8GBE IP.	8.0
DM800-GPCHK1	Monitoração de tensão das fontes de alimentação através da GPCHK1.	8.0
DM800-GPCHK2	Monitoração de tensão das fontes de alimentação através da GPCHK2.	8.0
DM800-IC63E1	Proteção de E1 EPS com a placa IC63E1.	8.0
DM800-IC32E1 HW2	Proteção de E1 EPS com a placa IC32E1 HW2.	8.0
DM800-MPU10G	Web: gravação de logs para arquivo.	8.0
DM800-MPU10G	Web: gravação e carregamento de configuração através de arquivo.	8.0
DM800-MPU10G	Web: apresentação do código do produto de cada placa de interface no Shelf View.	8.0
DM800-MPU10G	Melhorias no mecanismo de redundância de MPUs, para reduzir o tempo de interrupção no tráfego quando ocorre uma comutação precedida por uma falha no canal de comunicação entre as placas.	8.0
DM800-MPU10G	Corrigido problema de alarme intermitente e inválido de Fan-Failure.	8.0
DM800-MPU10G	MS-SPRing 4F poderia não se comportar adequadamente em caso de falhas do tipo duplo span causadas por remoção de uma placa de interface, quando ambas as interfaces de trabalho estivessem na mesma placa.	8.0
DM800-MPU10G	Gerenciador de memória interna alterado de forma que atividades da interface web não degradem o desempenho geral do sistema.	8.0
DM800-MPU10G	Corrigida situação que poderia causar alarmes de ETH-Link_Down esporádicos na placa ICGBE155.	8.0
DM800-MPU10G	Sucessivas comutações de MPU poderiam interromper o acesso do Sistema de Gerência (DmView) ao equipamento quando havia placas HC8GBE ou HC8GBE IP inseridas.	8.0
DM800-MPU10G	Eliminada possibilidade de ocorrências espúrias de PPI-Exc_Slip nas placas com interfaces E1.	8.0
DM800-MPU10G	Quando uma placa de interface era inicializada com um módulo SFP não homologado (com alarme de SFP-Vendor_Mismatch) previamente inserido, o desempenho da MPU standby era prejudicado.	8.0
DM800-MPU10G	Otimização do uso de memória do equipamento por determinadas operações na interface web.	7.1
DM800-MPU10G	MPU2 podia assumir como ativa após um cold restart.	7.1
DM800-MPU10G	O protocolo DC não funcionava corretamente após a ocorrência de algumas falhas em um anel com mais de 16 elementos.	7.1

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-HC8GBE IP	Suporte à versão de FW4 da placa HC8GBE IP	7.0
DM800-HC8GBE	Suporte à versão de FW5 da placa HC8GBE.	7.0
DM800-MPU10G	O uso da redundância de MPUs não possui mais nenhum efeito sobre o tempo de ativação e confirmação de configuração.	7.0
DM800-MPU10G	Interface web: instabilidade na limpeza de configuração de rede ("clear all config") resolvida.	7.0
DM800-MPU10G	Interface web: outras correções e melhorias em rótulos e nomes de opções.	7.0
DM800-MPU10G	Suporte às novas versões de hardware (800.0309.03 ou superior) da placa IC8FE155.	6.1
DM800-MPU10G	Suporte às novas versões de hardware (800.0238.04 ou superior) da placa ICGBE155.	6.1
DM800-MPU10G	Correção na tela de IP/Router Config da web: configuração de OSPF não estava sendo recarregada corretamente após o tempo de guarda.	6.1
DM800-MPU10G	Correção na tela de IP/Router Config da web: campo MTU agora é corretamente tratado.	6.1
DM800-MPU10G	Comando "no interface" da linha de comando do zebra não estava excluindo as interfaces corretamente.	6.1
DM800-IC32E1	Correção na inicialização da IC32E1, para evitar a ocorrência de alarmes espúrios em algumas unidades de revisão anterior desta placa.	6.1
DM800-MPU10G	No modo não-reversível de comutação de hierarquias de relógio, o equipamento entrava em <i>freerun</i> quando deveria ir para <i>holdover</i> .	6.0
DM800-ICGBE155	Alteração na inicialização da placa ICGBE155 para evitar perdas esporádicas que aconteciam para determinados tamanhos de <i>frames</i> .	6.0
DM800-IC8FE155	Alteração na inicialização da placa IC8FE155 para evitar alarmes de TU-AIS_Internal transitórios.	6.0
DM800-MPU10G	Não são mais registrados alarmes transitórios nos logs após comutações de MPU	6.0
DM800-MPU10G	VC-12 desmapeados passam a enviar LP-UNEQ ao invés de TU-AIS.	6.0
DM800-HC8GBE IP	Suporte à versão de FW1 da placa HC8GBE IP	6.0
DM800-HC8GBE	Suporte à versão de FW3 da placa HC8GBE.	6.0
DM800-MPU10G	Protocolo OSPF para ser usado no gerenciamento dos equipamentos.	6.0
DM800-MPU10G	Reconfigurações de MSP e MS-SPRING usando as mesmas portas de interface poderiam causar uma incorrência nos mapeamentos da matriz SDH.	5.2
DM800-IC8STM1	Suporte ao módulo MO4SFPe, que proporciona proteção de hardware para interfaces STM-1 elétricas.	5.0
DM800-MPU10G	Configuração de potência nos módulos EDFA.	5.0
DM800-MPU10G	Contadores de erros de CRC4 e slip para interfaces E1.	5.0
DM800-MPU10G	O protocolo PPP passa a suportar a negociação de IP segundo RFC1332, o que aumenta a compatibilidade do DM800 com equipamentos de outros fabricantes.	5.0
DM800-MPU10G	Compactação do tráfego do protocolo proprietário de gerência, resultando em menor ocupação de banda.	5.0
DM800-MPU10G	Proteção adicional contra sobreaquecimento das placas de interface.	5.0
DM800-MPU10G	Correção no comportamento do protocolo MS-SPRING quando havia múltiplas ocorrências de MS-DEG no anel.	5.0
DM800-MPU10G	A interface de configuração de rede (zebra) poderia ficar travada temporariamente caso fosse inserido e removido da interface de gerência (HDLC ou ETH) um endereço IP de mesma rede de um endereço já existente.	5.0
DM800-GPCHK1	Correção no canal de serviço (voz) da placa GPCHK1, possibilitando ligações entre MPUs e versões de firmware diferentes.	4.6
DM800-MPU10G	A temperatura medida pela MPU standby não estava sendo levada em consideração para o controle do módulo de ventilação.	4.5
DM800-MPU10G	Configuração de NAT no Zebra. Possibilidade de gerenciar equipamentos remotos via port NAT ou NAT 1x1.	4.4
DM800-HC2STM16	Tornada mais robusta a inicialização da HC2STM16, permitindo sua utilização quando submetida a variações grandes de temperatura.	4.4
DM800-MPU10G	Implementado melhorias na proteção MS-SPRING.	4.3

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-HC2STM16	Implementado melhorias na inicialização da placa de interface.	4.3
DM800-IC3X34/45	Implementado melhorias no mapeamento de E3 para E3.	4.3
DM800-HC2STM16	Suporte a novo hardware (HW4).	4.2
DM800-IC3X34/45	Suporte ao teste de BERT no E3.	4.2
DM800-IC3X34/45	Suporte ao teste de BERT no E1C.	4.2
DM800-MPU10G	Implementado melhorias na identificação dos alarmes de LP-DEG e LP-REI.	4.2
DM800-MPU10G	Implementado melhorias na ferramenta de performance.	4.2
DM800-MPU10G	Na interface web, na tela de status da proteção de placas de acesso (EPS), a cor para representar uma placa de acesso inativa mudou de cinza para azul.	4.1
DM800-MPU10G	Otimizado algoritmo de busca dos mapeamentos, melhorando significativamente a navegação da web quando há um grande número de mapeamentos.	4.1
DM800-MPU10G	Na interface web, a lista de alarmes ficava com navegação prejudicada quando haviam centenas de alarmes. O tempo entre as renderizações foi otimizado quando reportados mais de 200 alarmes, melhorando a navegação pela lista.	4.1
DM800-MPU10G	Mapeamentos de overhead em loop não estavam aparecendo na lista de mapeamentos da web.	4.1
DM800-HCSTM64	Implementado suporte a VC4 Concatenado (CCAT).	4.0
DM800-HC2STM16	Suporte ao módulo EDFA montado na placa.	4.0
DM800-HC2STM16	Suporte a novo hardware (HW3).	4.0
DM800-IC3X34/45	Implementado monitoramento de performance.	4.0
DM800-IC3X34/45	Implementado suporte para o modo T3.	4.0
DM800-IC3X34/45	Suporte à proteção de placas EPS.	4.0
DM800-IC3X34/45	Suporte ao teste de BackEnd_Loop no E1C.	4.0
DM800-IC3X34/45	Implementado coerência para alteração do modo de operação, quando houver mapeamento na placa.	4.0
DM800-MPU10G	Otimizado tempo de sincronização da versão do firmware entre a MPU ativa e inativa.	4.0
DM800-MPU10G	Implementado MS-SPRING com tráfego concatenado (CCAT).	4.0
DM800-MPU10G	Implementado níveis de permissões de usuário para acesso local (Terminal).	4.0
DM800-MPU10G	Implementado suporte ao Navegador Internet Explorer.	4.0
DM800-MPU10G	Implementado melhorias no monitoramento de temperatura.	4.0
DM800-MPU10G	Implementado melhorias na identificação de comutação de sincronismo.	4.0
DM800-MPU10G	Implementado melhorias para identificação do alarme de IFG_violation.	4.0
DM800-MPU10G	Implementado alarme Card-Hardware_Protected.	4.0
DM800-MPU10G	Implementado alarme de Fan-Mismatch.	4.0
DM800-MPU10G	Versão inicial do produto.	3.0