

**Compatibilidade de firmwares do DM705-CPU128**

Versões de firmware x placas suportadas e funcionalidades

Características das versões de firmwares			
Versão	Release	Arquivo	Versão DmView
24.1	01/09/2017	0257-24_1.im	DmView 9.6.0-2 ou superior
23.3	28/06/2017	0257-23_3.im	DmView 9.5.0-5 ou superior
23.2	10/02/2017	0257-23_2.im	DmView 9.1 ou superior
23.1	26/04/2016	0257-23_1.im	DmView 9.1 ou superior
<b>22.2**</b>	<b>05/04/2016</b>	<b>0257-22_2.im</b>	<b>DmView 9.1 ou superior</b>
22.1	21/03/2014	0257-22_1.im	DmView 8.1 ou superior
21.3	23/04/2013	0257-21_3.im	DmView 7.8 ou superior
21.2	03/08/2012	0257-21_2.im	DmView 7.1.1 ou superior
21.1	30/09/2011	0257-21.im	DmView 7.1.1 ou superior
20.1	28/03/2011	0257-20.im	DmView 6.8.2 ou superior
19.1	06/07/2010	0257-19.im	DmView 6.8 ou superior
18.1	18/03/2010	0257-18.im	DmView 6.8 ou superior
17.5	17/11/2009	0257-17_5.im	DmView 6.5 ou superior
17.4	20/08/2009	0257-17_4.im	DmView 6.5 ou superior
17.3	07/08/2009	0257-17_3.im	DmView 6.5 ou superior
17.2	07/05/2009	0257-17_2.im	DmView 6.5 ou superior
17.1	09/02/2009	0257-17.im	DmView 6.5 ou superior
16.1*	10/10/2009	0257-16.im	DmView 6.4 ou superior
15	rel5 - 24/03/2009 <sup>#</sup> rel4 - 10/03/2009 rel3 - 16/10/2008 rel2 - 16/04/2008 rel1 - 05/04/2008	0257-15_5.im 0257-15_4.im 0257-15_3.im 0257-15_2.im 0257-15.im	DmView 6.3 ou superior
14	09/11/2007	0257-14.im	DmView 6.1 (Rev. 02) ou superior
13	16/08/2007	0257-13.im	DmView 6.1 (Rev. 01) ou superior
12	12/07/2007	0257-12.im	DmView 6.1 ou superior
11	31/05/2007	0123-11.im	DmView 6.1 ou superior
10	08/01/2007	0257-10.im	DmView 5.3 (Rev. 02) ou superior
9	10/08/2006	0257-09.im	DmView 5.3 (Rev. 02) ou superior

\*\* Para atualizações de firmware de versões 22.1 (ou inferiores) para 23.x (ou superiores), é necessário realizar o procedimento em duas etapas, ou seja, deve-se, primeiramente, realizar o upgrade para uma versão intermediária.

Etapas para a atualização de firmware:

Etapa 1: atualização de firmware da versão 22.1 (ou inferior) para a 22.2 com posterior reboot.

Etapa 2: atualização de firmware da versão 22.2 para a 23.x com posterior reboot.

\* O firmware 16.1 pode ser gerenciado a partir do DmView 6.3, entretanto, é completamente suportado apenas a partir do DmView 6.4.

# O firmware 15/rel5 pode ser gerenciado a partir do DmView 6.3, entretanto, é completamente suportado apenas a partir do DmView 6.5.

Placas suportadas		
Produto	Descrição	A partir do Firmware
DM705-HS FO SFP	Placa com 1 interface STM-1	22.1
DM705-HK-HW2	Placa com 16 entradas digitais, 6 entradas analógicas, 4 saídas, 2-RS232.	19.1
DM705-DSL2-HW2	Placa com 2 interfaces G.shdsl.	18.1
DM705-DSL8-HW2	Placa com 8 interfaces G.shdsl.	16.1
DM705 - CESoP 16E1 /8E1/4E1/2E1	Placa com 2 interfaces LAN's para conversão de dados TDM em pacotes ethernet	15 / rel1
DM705 - IP 8E1/ 4E1/ 2E1	Placa com 2 interfaces LAN's para integração TDM / Metro-Ethernet	14
DM705 - FXO10	Placa com 10 interfaces de voz FXO (central).	13
DM705 - FXS10	Placa com 10 interfaces de voz FXS (usuário).	13
DM705 - FXO4	Placa com 4 interfaces de voz FXO (central). Novo HW.	13
DM705 - FXS4	Placa com 4 interfaces de voz FXS (usuário). Novo HW.	13
DM705 - IP 16E1	Placa com 2 interfaces LAN's para integração TDM / Metro-Ethernet	11
DM705 - E1-16	Placa com 16 interfaces E1 em G.703 até 2Mbit/s por porta.	9

DM705 - DSL8	Placa com 8 interfaces G.shdsl.	9
DM705-HS-E3E	Placa com interface E3 elétrica.	9
DM705 - Switch	Placa com 8 interfaces Ethernet 10/100Mbit/s e 16 interfaces WAN.	9
DM705 - 6V35	Placa com 6 interfaces V.35,V.36/V.11,V.28.	9
DM705 - FO2 HW3	Placa com 2 interfaces E1 ótica (2Mbit/s ou frame 20Mbit/s por porta).	9
DM705 - FO HW3	Placa com 1 interfaces E1 ótica (2Mbit/s ou frame 20Mbit/s por porta).	9
DM705 - HK	Placa com 16 entradas de alarme, 4 saídas de alarme e 2 interfaces RS-232.	9
DM705 - HS-FO	Placa com interface STM-1 ótica.	9
DM705 - HS - STM1E	Placa com interface STM-1 elétrica.	9
DM705 - E1 HW3	Placa com interface E1 em G.703.	9
DM705 - E1	Placa com interface E1 em G.703.	9
DM705 - E1Q	Placa com 4 interfaces E1 em G.703 até 2Mbit/s por porta.	9
DM705 - V.35D HW3	Placa com 2 interfaces V.35,V.36/V.11,V.28.	9
DM705 - V.35D	Placa com 2 interfaces V.35,V.36/V.11.	9
DM705 - DSL2	Placa com 2 interfaces G.shdsl.	9
DM705 - MBB	Placa com 6 Interfaces de Modem Banda Base (64k, 128k ou 256kbit/s por porta).	9
DM705 - G64	Placa com 6 interfaces G.703 64/128/256kbits/s codirecional.	9
DM705 - E&M	Placa com 4 interfaces de voz E&M.	9
DM705 - FXO	Placa com 4 interfaces de voz FXO (central).	9
DM705 - FXS	Placa com 4 interfaces de voz FXS (usuário).	9
DM705 - FO HW2	Placa com interface E1 ótica.	9
DM705 - CPU128	Placa de controle com 260 linhas da matriz (3 linhas são destinadas à gerência).	9

Novas funcionalidades e Melhorias		
Produto	Descrição	A partir do Firmware
DM705-CPU128	Atualização de firmware segura utilizando SFTP.	24.1
DM705-CPU128	Menus no terminal para listagem de usuários e para atribuir permissões de usuários.	24.1
DM705-CPU128	Opção para desabilitar protocolos de gerência não seguros.	24.1
DM705-CPU128	TRAP para deleção de logs.	24.1
DM705-CPU128	TRAP para login com sucesso ou falha.	24.1
DM705-CPU128	Suporte a notas de usuário.	24.1
DM705-CPU128	Possibilidade de criar novos usuários com senhas vazias.	24.1
DM705-CPU128	Geração de logs quando houver configuração de SNMP, rede, NTP ou parâmetros do boot.	24.1
DM705-CPU128	Requisições SNMPv3 não estavam funcionando adequadamente depois da alteração de data do sistema.	24.1
DM705-CPU128	Logs mais detalhados a respeito de mudanças na base de dados de usuários.	24.1
DM705-CPU128	Política de senhas foi melhorada por razões de segurança.	24.1
DM705-CPU128	Conexão de gerência através da porta serial é fechada após 10 minutos de inatividade.	24.1
DM705-CPU128	Nova opção de configuração para o Signaling Mode das portas da placa E&M: Passthrough. Essa configuração evita o desvio do sinal E das portas E&M em cenários determinados.	23.3
DM705-CPU128	Recuperação do sistema de sincronismo ajustado para reconhecer a opção 1 standard ITU G.813	23.2
DM705-CPU128	Suporte a SNMPv3.	23.1
DM705-CPU128	Suporte a conexão SSH.	23.1
DM705-CPU128	A partição FTP do firmware foi expandida de 8MB, para 15MB para permitir a gravação dos novos firmwares com novas features.	22.2
DM705-CPU128	Suporte a placa HS-FO SFP compatível com CPU64 e CPU128.	22.1
DM705-CPU128	Nova funcionalidade SNAT: Determina uma interface como sendo interface de origem de Traps e demais informações, mesmo em caso de quedas de anel o IP de origem das traps não é alterado.	21.3
DM705-CPU128	Nova funcionalidade de Traps Inform Request: Habilita modo de solicitação de confirmação da chegada das Traps do equipamento ao Trap Manager.	21.3
DM705-Switch	Melhoria na situação em que circuitos que trafegam dados pela placa Switch poderiam apresentar alguma instabilidade dependendo das configurações do equipamento.	21.3
DM705-CPU128	Aumentado o tempo de timeout de conexões TCP/IP na interface de gerência para atender redes instáveis.	21.2
DM705-CPU128	Corrigido a perda de parâmetros das interfaces de gerenciamento na primeira configuração.	21.1
DM705-HK-HW2	A placa DM705-HK-HW2 passa a ter suporte a 18 portas digitais.	20.1
DM705-IP	A placa DM705-IP passou a ter suporte a QoS quando operando no modo Bridge.	20.1
DM705-IP	A placa DM705-IP passou a ter suporte ao GFP-PDH.	20.1
DM705-DSL2/DSL2 HW2/DSL8	Suporte aos padrões de bert 2^15, 2^23, 2^20 O.151 e 2^20 O.153 para as placas DSL8 e DSL8-HW2.	20.1
DM705-DSL2/DSL2 HW2/DSL8	Alarme de SLIP para as placas DSL2-HW2, DSL8 e DSL8-HW2.	20.1

DM705-DSL2/DSL2 HW2/DSL8	Status de Power Backoff e tempo de interoperabilidade do link DSL para as placas DSL2, DSL2-HW2, DSL8 e DSL8-HW2.	20.1
DM705-CPU128	Melhorias na performance do status do equipamento.	20.1
DM705-E&M/FXS	Melhoria no tempo de chaveamento da voz nos pontos ligados a um anel omnibus.	19.1
DM705-FXS/FXS4/FXS10	Melhorias na voz e no delay das interfaces.	19.1
DM705-FXS4	Adicionada a sinalização de CAS Q.421.	19.1
DM705-HS STM1/HS E3E	Alarmes dos E1sC (E1s de conexão) são mascarados quando um alarme de maior severidade é setado.	19.1
DM705-HS STM1	Adicionado alarme e estatísticas de slip para os E1sC (E1s de conexão).	19.1
DM705-DSL2/DSL2 HW2/DSL8	Adicionado a informação do status do anexo da linha.	19.1
DM705-CPU128	Opção que permite fazer um reset remotamente numa placa. Opção que permite carregar as configurações de fábrica da interface Ethernet da CPU. Status da CPU standby pode ser visualizado também no terminal do equipamento. Opção que permite fazer um reset nos contadores de bert das interfaces.	19.1
DM705-IP	Possui configuração que permite transformá-la em uma placa DM705-IP-Switch. Suporte a configuração de autosenso. Operação no modo Bridge permite propagar a falha das interfaces TDM para a Ethernet e viceversa. Permite configurar a prioridade (802.1p) do pacote ARP.	19.1
DM705-IP	Suporte ao protocolo LCAS (Link Capacity Adjustment Scheme). No modo GFP (Generic Framing Procedure), é possível configurar a opção "Shutdown on Error" e "Enable CSF(Client Signal Failure)", caso seja detectada falha nos dados provenientes do SDH, a interface Ethernet é desabilitada, e quando ocorrer falha no link Ethernet, é enviado CSF para o SDH.	18.1
DM705-E1Q/E1-16	Implementação de proteção M:N.	18.1
DM705-HS-STM1	Melhorias na interface quando operando no modo GFP.	18.1
DM705-DSL2	Melhorias no alarme de "Remote Power Fail".	18.1
DM705-CPU64	Melhorias na geração de alarmes nos E1C (E1 de conexão) da placa DM705-HS-STM1.	18.1
DM705-DSL8	Melhorias na sinalização de CAS quando porta é configurada a 4 fios.	18.1
DM705-6V35	Alteração no modo de funcionamento do teste LAL. Agora, ao realizar o teste de LAL o loop é feito na matriz permitindo a regeneração de relógio do DM705.	17.5
DM705-CPU128	Melhorias no sincronismo da CPU ao realizar a atualização de firmware com redundância habilitada.	17.4
DM705-FO/FO2	Melhorias no gerenciamento de equipamentos ligados remotamente.	17.3
DM705-V35D	Melhorias no teste de Backend Bert quando configurada para operar com X.50 assíncrono.	17.3
DM705-V35D	Melhorias referente a sincronismo quando configurada para operar com X.50 assíncrono.	17.2
DM705-CPU128	Melhorias na geração do alarme de PPI-EXC quando o CRC4 estiver habilitado.	17.2
DM705-CPU128	Melhorias no sincronismo da CPU quando estiver com a redundância habilitada.	17.2
DM705-CESoP	Melhorias na regeneração de relógio da placa.	17.1
DM705-CESoP	Adicionada uma opção para adicionar uma segunda tag de VLAN no pacote.	17.1
DM705-IP	Adicionada uma opção que permite a remarcação da prioridade dos pacotes que estiverem entre o CIR e o PIR.	17.1
DM705-6V35	Implementado um barramento RS232 mestre/escravo com funcionamento semelhante ao omnibus disponível nas placas de voz.	17.1
DM705-FXS10	Adicionada a sinalização de CAS Q.421.	17.1
DM705-CPU128	Versões de firmware passaram a ter uma subversão.	16.1
DM705-CPU128	Informações do endereço MAC da CPU principal é informado no DmView na tela do "Device Information".	16.1
DM705-CPU128	Opção "Enable Test" passou a ter valor default "Enable" para todas as placas.	16.1
DM705-IP	Alterado todos os labels que faziam referência a WAN para TDM.	16.1
DM705-IP	Adicionado suporte a pacotes Multicast, quando a interface VLAN está mapeada para em canal PPP.	16.1
DM705-IP/HS-STM1	Suporte ao protocolo GFP em conjunto para as placas DM705-IP e DM705-HS-STM1.	16.1
DM705-DSL2/DSL8	Adicionado novo alarme de "Remote Power Fail".	16.1
DM705-FO/FO2 HW3	Permite desagregar 8E1s do frame 20M.	16.1
DM705-CPU128	Melhorias na geração do alarme de PPI-EXC quando o CRC4 estiver habilitado.	15 / rel5
DM705-6V35	Melhoriana habilitação do teste de LDL apresentando o sinal CT115.	15 / rel4
DM705-FXS	Melhoria no tratamento do RING nas placas FXS, em algumas situações as placas poderiam ficar travadas em RING se o telefone fosse atendido no intervalo de tempo em que nenhum dos telefones (chamador e chamado) estivesse com o RING tocando.	15 / rel4
DM705-MBB	Melhoria na inconsistência de circuitos com uma seqüência específica de dados (0x1111h).	15 / rel3
DM705-HS E3E	Melhorias na placa.	15/ rel2
DM705-CPU128	Implementado Status do Update de FW através da Gerência.	15 / rel1
DM705-CPU128	Inserido campo de informação com o tipo de módulo ótico usado nas interfaces.	15 / rel1
DM705-CPU128	Inserido campo de informação com limite para downgrade de firmware.	15 / rel1
DM705-CPU128	Ntp server configurável para usar IP_trap_manager_1 como endereço.	15 / rel1
DM705-DSL8	Implementado teste de back_End_Bert.	15 / rel1
DM705-E1Q/E1-16	Inserido identificação de impedância no Tributário.	15 / rel1

DM705-FXS10/FX010	Melhorias no tributário.	15 / rel1
DM705-IP	Visualização de alarmes na placa IP por VLANs.	15 / rel1
DM705-IP	Implementação de QoS (filas, CIR, PIR,etc...).	14
DM705-IP	Melhorias de Status do tributário.	14
DM705-MBB	Suporte ao modo de equalização "enhanced auto".	14
DM705-IP	Suporte ao protocolo Bridge Nx64.	13
DM705-E1/E1Q/E1-16/FO/FO HW3	Implementação de estatísticas mais detalhadas nas placas E1.	13
DM705-CPU128	Suporte a testes em TS nas placas estruturadas.	13
DM705-CPU128	Melhorias nos tributários em geral.	12
DM705-CPU128	Melhorias no protocolo de gerenciamento.	11
DM705-V35D/6V.35	Adicionados alarmes mais detalhados nas interfaces V.35.	11
DM705-FXS	Implementação de funcionalidade Omnibus na placa DM705 - FXS.	11
DM705-CPU128	Suporte ao drop dos 63 E1s de conexão da HS na CPU128.	11
DM705-DSL8	Implementação dos testes TX-RDL e RX-RDL.	10
DM705-DSL8/DSL2	Adaptação do valor da palavra de sincronismo visando compatibilizar com demais fabricantes.	10
DM705-CPU128	Versão inicial do produto (mesmas features do DM705-CPU64).	9

Compatibilidade FW CPU X FW DM705 - IP			
FW DM705-IP	Release	Arquivo	FW CPU
9.1	20/12/2010	0286-09.im	20.1
8.1	06/07/2010	0286-08.im	19.1
7.1	05/03/2010	0286-07.im	18.1
6.1	15/01/2009	0286-06.im	17.1 até 17.5
5.1	17/12/2008	0286-05.im	16.1
4	18/06/2008	0286-04_3.im	15
4	09/06/2008	0286-04_2.im	15
4	05/04/2008	0286-04.im	15
3	-	0286-03_2.im	14
3	-	0286-03.im	14
2	16/08/2007	0286-02.im	13
1	-	0286-01.im	11

Compatibilidade FW CPU X FW DM705 - CESoP			
FW DM705-CESoP	Release	Arquivo	FW CPU
6.2	15/04/2009	0369-06_02.im	17.1 ou superior
6.1	08/01/2009	0369-06.im	17.1
5.1	10/10/2008	0369-05.im	16.1
4	09/06/2008	0369-04_2.im	15
4	05/04/2008	0369-04.im	15