

Compatibilidade de Firmwares do DM800-MPU2500

Versões de Firmware x Placas Suportadas e Funcionalidades

Características das Versões de Firmwares			
Versão	Release	Arquivo	Versão DmView
15.2	15/08/2017	0291-39.im	DmView 9.4 ou Superior
15.1	30/01/2017	0291-38.im	DmView 9.4 ou Superior
15.0	23/08/2016	0291-37.im	DmView 9.3 ou Superior
14.5	14/07/2015	0291-36.im	DmView 8.0.1 ou Superior
14.4	04/06/2014	0291-35.im	DmView 8.0.1 ou Superior
14.3	12/04/2014	0291-34.im	DmView 8.0.1 ou Superior
14.2	06/11/2013	0291-33.im	DmView 8.0.1 ou Superior
14.1	04/10/2013	0291-32.im	DmView 8.0.1 ou Superior
14.0	21/08/2013	0291-31.im	DmView 8.0.1 ou Superior
13.1	18/03/2013	0291-28.im	DmView 7.7 ou Superior
13.0	06/11/2012	0291-27.im	DmView 7.7 ou Superior
12.1	19/07/2013	0291-30.im	DmView 7.5.1 ou Superior
12.0	13/09/2012	0291-26.im	DmView 7.5.1 ou Superior
11.0	14/06/2012	0291-25.im	DmView 7.5.1 ou Superior
10.1	05/01/2012	0291-24.im	DmView 7.2 ou Superior
10.0	18/10/2011	0291-22.im	DmView 7.2 ou Superior
9.3	20/10/2011	0291-23.im	DmView 7.1.1 ou Superior
9.2	03/09/2011	0291-21.im	DmView 7.1.1 ou Superior
9.1	17/08/2011	0291-20.im	DmView 7.1 ou Superior
9.0	08/07/2011	0291-19.im	DmView 7.1 ou Superior
8.0	31/03/2011	0291-18.im	DmView 7.0 ou Superior
7.1	04/01/2011	0291-17.im	DmView 6.8.2 ou Superior
7.0	19/11/2010	0291-16.im	DmView 6.8.2 ou Superior
6.1	18/10/2010	0291-15.im	DmView 6.8.1 ou Superior
6.0	30/09/2010	0291-14.im	DmView 6.8.1 ou Superior
5.1	24/08/2010	0291-13.im	DmView 6.8 ou Superior
5.0	02/07/2010	0291-12.im	DmView 6.8 ou Superior
4.0	13/07/2010	0291-11.im	DmView 6.8 ou Superior
2.5	08/06/2010	0291-10.im	DmView 6.6 ou Superior
2.3	30/04/2010	0291-08.im	DmView 6.6 ou Superior
2.1	28/01/2010	0291-06.im	DmView 6.6 ou Superior
2.0	03/08/2009	0291-05.im	DmView 6.6 ou Superior
1.3	09/07/2009	0291-04.im	DmView 6.5 ou Superior
1.2	12/06/2009	0291-03.im	DmView 6.5 ou Superior
1.1	23/05/2009	0291-02.im	DmView 6.5 ou Superior
1.0	06/05/2009	0291-01.im	DmView 6.5 ou Superior

Placas Suportadas		
Produto	Descrição	A partir do Firmware
DM800-HC8STM4	Placa de interface com oito portas STM-4/1	11.0
DM800-IC2GBE	Placa de interface com duas portas Gigabit Ethernet e oito portas Fast Ethernet	10.0
DM800-IC8STM1 HW2	Placa de interface com oito portas STM-1	9.1
DM800-IC4STM4 HW2	Placa de interface com quatro portas STM-4	9.1
DM800-IC3x34/45 HW3	Placa de interface com três portas E3 ou T3 com proteção EPS	9.1

DM800-HC2STM16 HW2	Placa de interface com duas portas STM-16/4/1	9.0
DM800-GPCHK2	Placa de interface de serviço	9.0
DM800-IC32E1 HW2	Placa de interface com 32 portas E1	4.0
Placas Suportadas		
Produto	Descrição	A partir do Firmware
DM800-IC63E1	Placa de interface com 63 portas E1	4.0
DM800-HC8GBE-IP	Placa de interface com oito portas Gigabit Ethernet com funcionalidades PPP	3.0
DM800-HC8GBE	Placa de interface com oito portas Gigabit Ethernet	2.0
DM800-GPCHK1	Placa de interface de serviço	1.0
DM800-HC2STM16	Placa de interface com duas portas STM-16	1.0
DM800-IC4STM4	Placa de interface com quatro portas STM-4	1.0
DM800-IC8STM1	Placa de interface com oito portas STM-1	1.0
DM800-ICGBE155	Placa de interface com uma porta Gigabit Ethernet	1.0
DM800-IC8FE155	Placa de interface com oito portas Fast Ethernet	1.0
DM800-IC3X34/45	Placa de interface com três portas E3 ou T3 com proteção EPS	1.0
DM800-IC32E1P	Placa de interface com 32 portas E1 com proteção EPS	1.0
DM800-IC32E1	Placa de interface com 32 portas E1	1.0
DM800-ICAD2	Módulo adaptador 2xDM900	1.0
DM900-DCM	Módulo de compensação de dispersão cromática	1.0
DM900-OAB	Módulo amplificador óptico do tipo booster	1.0
DM900-OAP	Módulo pré-amplificador óptico	1.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU2500	Envio do payload AIS em caso de link instável em circuitos Nx64k	15.2
DM800-MPU2500	Travamento da gerência do equipamento após sofrer teste de escaneamento de portas.	15.1
DM800-MPU2500	Travamento da gerência do equipamento após receber comando STOR em uma conexão FTP.	15.1
DM800-MPU2500	Utilização da interface de gerência WEB no navegador IE11.	15.1
DM800-MPU2500	Intermitência da propagação de E1 Payload AIS quando interface E1 configurada estruturada.	15.1
DM800-MPU2500	Otimização do tempo de processamento interno, cross conexão, de dados E1 das placas IC32E1 e IC63E1.	15.1
DM800-MPU2500	Atualização da biblioteca openssl para a versão 1.0.2.k.	15.1
DM800-MPU2500	Utilização de timeout para conexões HTTP/HTTPS e protocolo de gerência DATACOM.	15.1
DM800-MPU2500	Suporte à conexão HTTPS.	15.0
DM800-MPU2500	Suporte à conexão SSH.	15.0
DM800-MPU2500	Suporte a SNMPv3.	15.0
DM800-MPU2500	No caso de haver apenas uma interface configurada como fonte de relógio e esta receber DNU, o equipamento não chaveava para relógio interno.	15.0
DM800-MPU2500	Melhoria nas ferramentas de depuração dos canais TDM da placa HC8GBE-IP (que possuía versão de firmware igual ou superior a 9.5).	14.5
DM800-MPU2500	O comando "show datacom" do protocolo DC (executado no terminal) passa a mostrar o número de série dos elementos vizinhos pertencentes ao anel DC, além de mostrar o ID destes elementos.	14.5
DM800-MPU2500	O MTU permitido para interface IC8FE155 é 1552 bytes.	14.5
DM800-MPU2500	Contador do número de resets das placas IC2GBE, HC8GBE e HC8GBE-IP estava sempre com o valor zero na interface WEB do equipamento e DmView.	14.4
DM800-MPU2500	Geração excessiva de logs internos no equipamento, caso esteja sendo gerenciado pelo DmView, dificultando a depuração de problemas.	14.4

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU2500	Alteração na interface WEB do nome do link Ethernet por ETH Card Statistics que mostra os contadores das placas ETH.	14.3
DM800-MPU2500	Melhoria na coleta de status do barramento interno de comunicação da MPU com as placas de interface.	14.3
DM800-MPU2500	Melhoria no controle da taxa de transferência no canal de comunicação entre a MPU e as placas HC8GBE, HC8GBE-IP e IC2GBE.	14.3
DM800-MPU2500	Fechamento dos pontos de performance SDH 24H não funcionavam quando configurado fechamento para 00:00h.	14.3
DM800-MPU2500	Contadores de pacotes de TX e RX da placa GBE155 estavam sendo reinicializados periodicamente.	14.3
DM800-HC8GBE-IP	Contadores de canais TDM da placa HC8GBE-IP não eram exibidos corretamente na interface WEB do equipamento.	14.3
DM800-MPU2500	Configuração do RIP através da interface WEB possibilitava apenas configuração de IP de host e não IP de rede.	14.3
DM800-MPU2500	IC2GBE, esporadicamente, alarma <i>Card-Failure</i> após inicialização do equipamento ou reinserção lógica da placa no <i>bayface</i> .	14.2
DM800-MPU2500	Equipamento dentro de um anel com NAT habilitado não responde requisições SNMP do sistema de gerência.	14.2
DM800-MPU2500	SNC com comportamento inadequado ao remover fisicamente a placa de interface que está configurada como <i>WORK</i> .	14.2
DM800-MPU2500	Placa ICGBE155 alarma <i>Card_Failure</i> quando é utilizada como IC8FE155	14.1
DM800-MPU2500	Adicionado um campo para filtrar lista de mapeamentos por porta física na interface web.	14.0
DM800-MPU2500	Adicionada informação sobre a temperatura dos módulos de <i>fan</i> na interface <i>web</i> para gabinetes com módulo de <i>fan</i> versão 10 ou superior.	14.0
DM800-MPU2500	Suporte à versão de FW3 da placa IC2GBE.	14.0
DM800-MPU2500	Suporte à versão de FW8 da placa HC8GBE.	14.0
DM800-MPU2500	Melhoria na inicialização da placa HC2STM16 HW1 que em alguns casos específicos poderia ocasionar erros na passagem de dados.	14.0
DM800-MPU2500	Proteção MS-SPRing não funcionava corretamente ao utilizar interfaces STM-16 <i>multi-rate</i> configuradas para hierarquia STM-4.	14.0
DM800-MPU2500	Proteção E1 MxN não funcionava para os E1s de 33 a 63 na placa IC63E1.	14.0
DM800-MPU2500	Redundância não sincronizava data e hora da MPU <i>standby</i> com a MPU ativa.	14.0
DM800-MPU2500	Travamento do sistema durante o processo de chaveamento de MPU em equipamentos com milhares de alarmes.	13.1
DM800-MPU2500	Suporte ao FW 9 da placa HC8GBE IP.	13.0
DM800-MPU2500	Removido o bloqueio e o alarme de <i>Vendor-Mismatch</i> para módulos SFP de outros fornecedores.	13.0
DM800-MPU2500	Corrigido problema ao usar a VLAN 4094 para controle do protocolo EAPS nas placas HC8GBE, HC8GBE IP e IC2GBE.	13.0
DM800-MPU2500	A eventual falta da geração de TU-AIS em circuitos de VC-12 e VC-3 das placas SDH durante as falhas de RS-LOS e RS-LOF comprometia o funcionamento correto da proteção SNC.	12.1
DM800-MPU2500	Nova configuração via terminal para utilização de um IP de origem único no envio de traps do equipamento.	12.0
DM800-MPU2500	Não era permitida a ativação de configuração contendo 2 canais TDM com protocolo PPP com a mesma Outer VLAN e opção <i>double tagging</i> habilitada na placa HC8GBE IP.	12.0
DM800-MPU2500	OSPF não funcionava adequadamente quando utilizado com o <i>loop-detect</i> desativado na interface <i>ethernet</i> da MPU.	12.0
DM800-GPCHK2	Entrada e saída de relógio na placa GPCHK2.	11.0
DM800-GPCHK2 e DM800-MPU2500	Suporte a configuração de 2MHz ou 2Mbits/s nas entradas e saídas de relógio das placas GPCHK2 e MPU.	11.0
DM800-MPU2500	Filtro configurável de alarmes de Power-Failure das placas em caso de falha de alimentação no gabinete.	11.0
DM800-IC2GBE	Suporte à versão de FW2 da placa IC2GBE.	11.0
DM800-HC8GBE	Suporte à versão de FW7 da placa HC8GBE.	11.0
DM800-HC8GBE IP	Suporte à versão de FW8 da placa HC8GBE IP.	11.0
DM800-MPU2500	Melhoria no tempo de resposta ao sistema de gerência após a comutação automática de MPU.	11.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-ICAD2	Ausência ou falha de módulos EDFA em ICAD2 não gerava nenhum alarme.	11.0
DM800-IC32E1	Placa IC32E1 apresentava uma dupla interrupção nos dados após uma comutação de MPUs.	11.0
DM800-GPCHK1 / DM800-GPCHK2	Padronização da configuração da interface V.11 com demais produtos DATACOM.	11.0
DM800-MPU2500	Logo após uma comutação manual de MPUs o equipamento poderia apresentar um alarme transiente de NE-CPU_Redundancy_Failure.	11.0
DM800-MPU2500	Em uma situação particular de configuração, a proteção SNC não protegia o tráfego quando a placa de trabalho do SNC era removida.	11.0
DM800-MPU2500	A opção Save to file da web colocava uma data errada no nome do arquivo salvo.	10.1
DM800-MPU2500	Corrigida instabilidade na tela de configuração da interface web na ocorrência de mapeamentos de E1Cs para WANs.	10.1
DM800-MPU2500	O equipamento poderia alarmar Config-Temporary após reiniciar.	10.1
DM800-GPCHK1 / DM800-GPCHK2	A tensão monitorada nas placas GPCHK1 e GPCHK2 poderia variar significativamente ao longo do tempo.	10.1
DM800-GPCHK1 / DM800-GPCHK2	Placas GPCHK1 ou GPCHK2 com problemas de calibração não irão mostrar valores incorretos no status de tensão e sim um indicativo de monitoração não disponível.	10.1
DM800-IC2GBE	Suporte ao FW 1 da placa IC2GBE.	10.0
DM800-HC8GBE IP	Suporte ao FW 7 da placa HC8GBE IP.	10.0
DM800-HC8GBE	Suporte ao FW 6 da placa HC8GBE.	10.0
DM800-GPCHK1	Suporte às interfaces RS232 e V.11 na placa GPCHK1.	10.0
DM800-GPCHK2	Suporte às interfaces RS232 e V.11 na placa GPCHK2.	10.0
DM800-MPU2500	Web: mostrados os números de série do backplane e módulo de fans.	10.0
DM800-MPU2500	Adicionada solicitação de confirmação ao aplicar o cold restart with inactive firmware pela Web quando a redundância não está sincronizada, para evitar que o usuário reinicie apenas a MPU ativa.	10.0
DM800-MPU2500	Placa em High_Temperature não era sinalizada no bayface da Web.	10.0
DM800-MPU2500	Configuração de stuff não estava funcional para os bytes do POH.	10.0
DM800-HC8GBE	Placa HC8GBE podia reinicializar em caso de comutação de MPU.	10.0
DM800-IC32E1 HW2	Corrigida instabilidade de alarmes E1-Exc_Slip_Internal na placa IC32E1 HW2.	10.0
DM800-IC63E1	Corrigida instabilidade de alarmes E1-Exc_Slip_Internal na placa IC63E1.	10.0
DM800-HC8GBE	Sucessivas remoções e inserções de placas HC8GBE podiam comprometer o desempenho do equipamento.	10.0
DM800-HC2STM16 HW2	Suporte a módulo EDFA na placa HC2STM16 HW2.	9.3
DM800-IC32E1 HW2	Corrigida instabilidade de alarmes E1-Exc_Slip_Internal na placa IC32E1 HW2.	9.3
DM800-IC63E1	Corrigida instabilidade de alarmes E1-Exc_Slip_Internal na placa IC63E1.	9.3
DM800-GPCHK1	Entradas analógicas de alarmes da placa GPCHK1 não estavam funcionando adequadamente.	9.3
DM800-MPU2500	Melhorias no mecanismo de redundância de MPUs, para reduzir o tempo de interrupção no tráfego quando ocorre uma comutação precedida por uma falha no canal de comunicação entre as placas.	9.2
DM800-MPU2500	Quando uma placa de interface era inicializada com um módulo SFP não homologado (com alarme de SFP-Vendor_Mismatch) previamente inserido, o desempenho da MPU standby era prejudicado.	9.2
DM800-MPU2500	Web: corrigida aba Path das telas de configuração de VC-12 e VC-3.	9.1
DM800-MPU2500	Sucessivas comutações de MPU poderiam interromper o acesso do Sistema de Gerência (DmView) ao equipamento quando havia placas HC8GBE ou HC8GBE IP inseridas.	9.1
DM800-MPU2500	Correção para permitir o carregamento de configuração da partição inativa e posterior ativação.	9.1
DM800-MPU2500	Eliminada possibilidade de ocorrências espúrias de PPI-Exc_Slip nas placas com interfaces E1.	9.1
DM800-MPU2500	O equipamento poderia ficar indisponível temporariamente, após uma comutação de MPUs, quando havia placas IC32E1P ou IC32E1 HW2 configuradas como placas de proteção em um grupo EPS.	9.1
DM800-HC8GBE IP	Suporte à versão de FW6 da placa HC8GBE IP.	9.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-IC63E1	Proteção de E1 EPS com a placa IC63E1.	9.0
DM800-IC32E1 HW2	Proteção de E1 EPS com a placa IC32E1 HW2.	9.0
DM800-GPCHK2	Monitoração de tensão das fontes de alimentação através da placa GPCHK2.	9.0
DM800-GPCHK1	Monitoração de tensão das fontes de alimentação através da placa GPCHK1.	9.0
DM800-MPU2500	Web: gravação de logs para arquivo.	9.0
DM800-MPU2500	Web: gravação e carregamento de configuração através de arquivo.	9.0
DM800-MPU2500	Web: apresentação do código do produto de cada placa de interface no Shelf View.	9.0
DM800-MPU2500	MS-SPRing 4F poderia não se comportar adequadamente em caso de falhas do tipo duplo span causadas por remoção de uma placa de interface, quando ambas as interfaces de trabalho estivessem na mesma placa.	9.0
DM800-MPU2500	Web: tela de Status de Sync Source poderia aparecer com coluna Label vazia no navegador Internet Explorer 8.0.	9.0
DM800-MPU2500	Gerenciador de memória interna alterado de forma que atividades da interface web não degradem o desempenho geral do sistema.	9.0
DM800-MPU2500	Corrigida situação que poderia causar alarmes de ETH-Link_Down esporádicos na placa ICGBE155.	9.0
DM800-MPU2500	Na web, não estava sendo possível configurar o valor de PVID 0 para um Port channel GFP.	9.0
DM800-MPU2500	Placas de interface com E2PROM corrompida poderiam degradar o desempenho geral do sistema.	9.0
DM800-MPU2500	Criado o alarme Card-Evnt_Internal que é ativado pelo sistema de monitoração interna do equipamento caso algum evento não esperado ocorra	8.0
DM800-HC8GBE IP	Suporte ao FW5 da placa HC8GBE IP	8.0
DM800-MPU2500	Mais informações nos logs do MS-SPRing para ajudar a investigar os eventos que causam chaveamentos no anel	8.0
DM800-MPU2500	Acelerado o tempo de chaveamento do MS-SPRing causado por falhas no link	8.0
DM800-MPU2500	Padronizados os nomes das placas no bayface da interface web	8.0
DM800-MPU2500	O status da partição inativa do firmware não era atualizado após uma confirmação de firmware	8.0
DM800-MPU2500	Corrigido problema de alarme intermitente e inválido de Fan-Failure	8.0
DM800-MPU2500	No caso de um reboot sem as MPUs estarem sincronizadas a MPU standby podia assumir colocando algumas placas em Card-failure	8.0
DM800-MPU2500	Otimização do uso de memória do equipamento por determinadas operações na interface web	7.1
DM800-HC8GBE	Placas HC8GBE com versão de firmware 4, quando inseridas nos slots 1 a 4 ou 9 a 12 e submetidas a uma atualização de firmware, poderiam apresentar número incorreto de portas após a inicialização	7.1
DM800-HC8GBE	Suporte ao FW 5 da placa HC8GBE	7.0
DM800-HC8GBE IP	Suporte ao FW 4 da placa HC8GBEIP	7.0
DM800-MPU2500	O uso da redundância de MPUs não possui mais nenhum efeito sobre o tempo de ativação e confirmação de configuração	7.0
DM800-MPU2500	Interface web: instabilidade na limpeza de configuração de rede ("clear all config") resolvida	7.0
DM800-MPU2500	Interface web: outras correções e melhorias em rótulos e nomes de opções	7.0
DM800-MPU2500	Corrigida inconsistência que impedia o funcionamento da sinalização CAS em algumas situações	6.1
DM800-HC8GBE	Suporte ao FW 4 da placa HC8GBE	6.0
DM800-HC8GBE IP	Suporte ao FW 3 da placa HC8GBEIP	6.0
DM800-IC32E1	Correção na inicialização da IC32E1, para evitar a ocorrência de alarmes espúrios em algumas unidades de revisão anterior desta placa	6.0
DM800-MPU2500	Release date das imagens de firmware são mostrados em UTC. Anteriormente era usada a referência local	6.0
DM800-MPU2500	Suporte às novas versões de hardware (800.0309.03 ou superior) da placa IC8FE155	6.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU2500	Suporte às novas versões de hardware (800.0238.04 ou superior) da placa ICGBE155	6.0
DM800-MPU2500	Estado dos módulos EDFA das placas SDH mostrado na web estava inconsistente	6.0
DM800-MPU2500	Correção na tela de IP/Router Config da web: configuração de OSPF não estava sendo recarregada corretamente após o tempo de guarda	6.0
DM800-MPU2500	Correção na tela de IP/Router Config da web: campo MTU agora é corretamente tratado	6.0
DM800-MPU2500	Comando "no interface" da linha de comando do zebra não estava excluindo as interfaces corretamente	6.0
DM800-MPU2500	Alterado para dois o número máximo de conexões web simultâneas, de modo a evitar problemas decorrentes da falta de memória RAM no equipamento	6.0
DM800-MPU2500	Correção de inconsistência que impedia o funcionamento da sinalização CAS em algumas situações	5.1
DM800-HC8GBE-IP	Suporte à versão de FW2 da placa HC8GBE-IP.	5.0
DM800-MPU2500	Protocolo OSPF para ser usado no gerenciamento dos equipamentos	4.0
DM800-HC8GBE	Suporte à versão de FW3 da placa HC8GBE	4.0
DM800-MPU2500	O LED ALARM passou a ser ligado durante a inicialização da MPU, para diferenciar visualmente da condição de MPU <i>standby</i> sincronizada	4.0
DM800-MPU2500	VC-12 desmapeados passam a enviar LP-UNEQ ao invés de TU-AIS	4.0
DM800-MPU2500	Proteção M:N de portas E1	4.0
DM800-MPU2500	No modo não-reversível de comutação de hierarquias de relógio, o equipamento entrava em <i>freerun</i> quando deveria ir para <i>holdover</i>	4.0
DM800-ICGBE155	Alteração na inicialização da placa ICGBE155 para evitar perdas esporádicas que aconteciam para determinados tamanhos de <i>frames</i>	4.0
DM800-IC8FE155	Alteração na inicialização da placa IC8FE155 para evitar alarmes de TU-AIS_Internal transitórios	4.0
DM800-MPU2500	Não são mais registrados alarmes transitórios nos logs após comutações de MPU	4.0
DM800-MPU2500	Na MPU2500 HW2, atualização de firmware da placa HC8GBE poderia não funcionar	2.5
DM800-MPU2500	Reconfigurações de MSP e MS-SPRing usando as mesmas portas de interface poderiam causar uma incoerência nos mapeamentos da matriz SDH	2.3
DM800-MPU2500	Maior robustez na inicialização de placas de interface	2.1
DM800-MPU2500	Maior tolerância a eventuais falhas de hardware na MPU e placas de interface	2.1
DM800-MPU2500	Implementado a negociação de IP segundo RFC1332 para o PPP	2.0
DM800-MPU2500	Ajustes no controle de temperatura, permitindo que as placas trabalhem com temperaturas mais altas	1.3
DM800-MPU2500	A presença de uma placa com falha de hardware (alarme Card-Failure) e configuração lógica vazia poderia impedir ativações de configuração	1.2
DM800-MPU2500	Na inicialização do equipamento, a presença de placas IC8STM1 ou IC4STM4 poderia causar interrupção no tráfego de dados de placas adjacentes em slots numericamente superiores	1.2
DM800-GPCHK1	Correção no canal de serviço (voz) da placa GPCHK1, possibilitando ligações entre MPUs e versões de firmware diferentes	1.1
DM800-MPU2500	Versão inicial do produto	1.0