

Compatibilidade de Firmwares do DM800-MPU622C

Versões de Firmware x Placas Suportadas e Funcionalidades

Características das Versões de Firmwares			
Versão	Release	Arquivo	Versão DmView
7.1	30/01/2017	0440-14.im	DmView 9.4 ou Superior
7.0	23/08/2016	0440-13.im	DmView 9.3 ou Superior
6.3	14/07/2015	0440-12.im	DmView 8.2 ou Superior
6.2	04/06/2014	0440-10.im	DmView 8.2 ou Superior
6.1	12/04/2014	0440-09.im	DmView 8.2 ou Superior
6.0	06/11/2013	0440-08.im	DmView 8.2 ou Superior
5.0	13/09/2012	0440-07.im	DmView 7.5.1 ou Superior
4.2	14/07/2012	0440-60.im	DmView 7.3 ou Superior
4.1	07/03/2012	0440-05.im	DmView 7.3 ou Superior
4.0	23/12/2011	0440-04.im	DmView 7.3 ou Superior
3.1	28/05/2015	0440-11.im	DmView 7.1 ou Superior
3.0	25/05/2011	0440-03.im	DmView 7.1 ou Superior
2.1	29/09/2010	0440-02.im	DmView 6.8 ou Superior
2.0	13/07/2010	0440-01.im	DmView 6.8 ou Superior

Placas Suportadas		
Produto	Descrição	A partir do Firmware
DM800-IC4STM4 HW2*	Placa de interface com quatro portas STM-4	4.0
DM800-IC8STM1 HW2*	Placa de interface com oito portas STM-1	4.0
DM800-IC3x34/45 HW3	Placa de interface com três portas E3 ou T3 com proteção EPS (EPS não disponível em MPU622C)	4.0
DM820-ICR12E1	Placa de interface reduzida com 12 portas E1	3.0
DM820-ICRHK	Placa de interface reduzida de serviço	3.0
DM800-IC4STM4*	Placa de interface com quatro portas STM-4	3.0
DM800-IC8STM1*	Placa de interface com oito portas STM-1	3.0
DM820-PSU AC	Fonte de alimentação PSU AC	3.0
DM800-IC32E1 HW2	Placa de interface com 32 portas E1	2.0
DM800-IC63E1	Placa de interface com 63 portas E1	2.0
DM800-ICGBE155	Placa de interface com uma porta Gigabit Ethernet	2.0
DM800-IC8FE155	Placa de interface com oito portas Fast Ethernet	2.0
DM800-IC3X34/45	Placa de interface com três portas E3 ou T3 com proteção EPS (EPS não disponível em MPU622C)	2.0
DM800-IC32E1P	Placa de interface com 32 portas E1 com proteção EPS	2.0
DM800-IC32E1	Placa de interface com 32 portas E1	2.0

* Placas de interface suportadas apenas no slot 1 do equipamento. A IC4STM4 suporta apenas uma porta, enquanto a IC8STM1 suporta quatro portas.

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU622C	Travamento da gerência do equipamento após sofrer teste de escaneamento de portas.	7.1
DM800-MPU622C	Travamento da gerência do equipamento após receber comando STOR em uma conexão FTP.	7.1
DM800-MPU622C	Utilização da interface de gerência WEB no navegador IE11.	7.1
DM800-MPU622C	Intermitência da propagação de E1 Payload AIS quando interface E1 configurada estruturada.	7.1

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU622C	Otimização do tempo de processamento interno, cross conexão, de dados E1 das placas IC32E1 e IC63E1.	7.1
DM800-MPU622C	Atualização da biblioteca openssl para a versão 1.0.2.k.	7.1
DM800-MPU622C	Utilização de timeout para conexões HTTP/HTTPS e protocolo de gerência DATACOM.	7.1
DM800-MPU622C	Suporte à conexão HTTPS.	7.0
DM800-MPU622C	Suporte à conexão SSH.	7.0
DM800-MPU622C	Suporte a SNMPv3.	7.0
DM800-MPU622C	No caso de haver apenas uma interface configurada como fonte de relógio e esta receber DNU, o equipamento não chaveava para relógio interno.	7.0
DM800-MPU622C	O comando "show datacom" do protocolo DC (executado no terminal) passa a mostrar o número de série dos elementos vizinhos pertencentes ao anel DC, além de mostrar o ID destes elementos.	6.3
DM800-MPU622C	O MTU permitido para interface IC8FE155 é 1552 bytes.	6.3
DM800-MPU622C	Geração excessiva de logs internos no equipamento, caso esteja sendo gerenciado pelo DmView, dificultando a depuração de problemas.	6.2
DM800-MPU622C	Alteração na interface WEB do nome do link Ethernet por ETH Card Statistics que mostra os contadores das placas ETH.	6.1
DM800-MPU622C	Fechamento dos pontos de performance SDH 24H não funcionavam quando configurado fechamento para 00:00h.	6.1
DM800-MPU622C	Contadores de pacotes de TX e RX da placa GBE155 estavam sendo reinicializados periodicamente.	6.1
DM800-MPU622C	Configuração do RIP através da interface WEB possibilitava apenas configuração de IP de host e não IP de rede.	6.1
DM800-MPU622C	Removido o bloqueio e o alarme de <i>Vendor-Mismatch</i> para módulos SFP de outros fornecedores.	6.0
DM800-MPU622C	Adicionado um campo para filtrar lista de mapeamentos por porta física na interface <i>web</i> .	6.0
DM800-MPU622C	Disponibilizado na web contadores de erros de CRC nas interfaces E1 da placa ICR12E1.	6.0
DM800-MPU622C	Suporte à proteção E1 MxN para a placa ICR12E1.	6.0
DM800-MPU622C	Suporte ao modelo de placa ICAD2 e seus módulos.	6.0
DM800-MPU622C	A eventual falta da geração de TU-AIS em circuitos de VC-12 e VC-3 das placas SDH durante as falhas de RS-LOS e RS-LOF comprometia o funcionamento correto da proteção SNC.	6.0
DM800-MPU622C	Proteção E1 MxN não funcionava para os E1s de 33 a 63 na placa IC63E1.	6.0
DM800-MPU622C	OSPF não funcionava adequadamente quando utilizado com o <i>link-detect</i> desativado na interface <i>ethernet</i> da MPU.	6.0
DM800-MPU622C	Redundância não sincronizava data e hora da MPU <i>standby</i> com a MPU ativa.	6.0
DM800-MPU622C	Equipamento dentro de um anel com NAT habilitado não respondia requisições SNMP do sistema de gerência.	6.0
DM800-MPU622C	Suporte à segunda entrada de relógio na placa ICRHK.	5.0
DM800-MPU622C	Configuração de 2MHz ou 2Mbits/s nas entradas e saídas de relógio das placas ICRHK.	5.0
DM800-MPU622C	Interface V.11 na placa ICRHK.	5.0
DM800-MPU622C	Protocolo de voz na placa ICRHK.	5.0
DM800-MPU622C	Proteção MxN de E1.	5.0
DM800-MPU622C	Web: mostrados os números de série do <i>backplane</i> , módulo de <i>fans</i> e fontes.	5.0
DM800-MPU622C	Nova configuração via terminal para utilização de um IP de origem único no envio de traps do equipamento.	5.0
DM800-MPU622C	Melhoria no tempo de resposta ao sistema de gerência após a comutação automática de MPU.	5.0
DM800-MPU622C	Adicionada solicitação de confirmação ao aplicar o <i>cold restart with inactive firmware</i> pela Web quando a redundância não está sincronizada, para evitar que o usuário reinicie apenas a MPU ativa.	5.0
DM800-MPU622C	Placa IC32E1 apresentava uma dupla interrupção nos dados após uma comutação de MPUs.	5.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MPU622C	Logo após uma comutação manual de MPUs o equipamento poderia apresentar um alarme transiente de <i>NE-CPU_Redundancy_Failure</i> .	5.0
DM800-MPU622C	Em uma situação particular de configuração, a proteção SNC não protegia o tráfego quando a placa de trabalho do SNC era removida.	5.0
DM800-MPU622C	OSPF não funcionava adequadamente quando utilizado com o <i>loop-detect</i> desativado na interface ethernet da MPU.	5.0
DM800-MPU622C	Aumentada a tolerância das placas ICRs a testes de surto.	4.2
DM800-MPU622C	Remoções físicas de placas ICGBE155 e IC8FE155 poderiam ocasionar comutação de MPUs.	4.1
DM800-MPU622C	Placas ICRHK e ICR12E1 poderiam ser reinseridas durante um chaveamento de MPU.	4.1
DM800-MPU622C	Web: gravação de logs para arquivo.	4.0
DM800-MPU622C	Web: gravação e carregamento de configuração através de arquivo.	4.0
DM800-MPU622C	Web: apresentação do código de produto de cada placa de interface no Shelf View.	4.0
DM800-MPU622C	Melhorias no mecanismo de redundância de MPUs, para reduzir o tempo de interrupção no tráfego quando ocorre uma comutação precedida por uma falha no canal de comunicação entre as placas.	4.0
DM800-MPU622C	A configuração lógica da PSU poderia ser perdida após o reset do equipamento.	4.0
DM800-MPU622C	Web: tela de Status de Sync Source poderia aparecer com coluna Label vazia no navegador Internet Explorer 8.0.	4.0
DM800-MPU622C	Placas de interface com E2PROM corrompida poderiam degradar o desempenho geral do sistema.	4.0
DM800-MPU622C	Quando uma placa de interface era inicializada com um módulo SFP não homologado (com alarme de SFP-Vendor_Mismatch) previamente inserido, o desempenho da MPU standby era prejudicado.	4.0
DM800-IC32E1 HW2 / DM800-IC63E1	Corrigida instabilidade de alarmes E1-Exc_Slip_Internal em placas IC32E1 HW2 e IC63E1.	4.0
DM800-ICGBE155	Corrigida situação que poderia causar alarmes de ETH-Link_Down esporádicos na placa ICGBE155.	4.0
DM820-ICR12E1	Alarme de PPI-Exc_Slip não estava funcional para a ICR12E1.	4.0
DM800-MPU622C	Correção do MTU máximo de frames Ethernet para 1552 bytes.	3.1
DM800-MPU622C	Corrigido problema de alarme intermitente e inválido de Fan-Failure	3.0
DM800-MPU622C	O status da partição inativa do firmware não era atualizado após uma confirmação de firmware	3.0
DM800-MPU622C	No caso de um reboot sem as MPUs estarem sincronizadas, a MPU standby poderia assumir o controle, colocando algumas placas em Card-Failure	3.0
DM800-MPU622C	Gerência via overhead com DCC-MS poderia ser interrompida após inicialização do equipamento	3.0
DM800-MPU622C	Status de MSP não era mostrado corretamente na interface web	3.0
DM800-MPU622C	Padronizada nomenclatura das placas no bayface da interface web	3.0
DM800-MPU622C	Criado o alarme Card-Evnt_Internal, que é ativado pelo sistema de monitoração interna do equipamento caso algum evento inesperado ocorra	3.0
DM800-MPU622C	Suporte às novas versões de hardware (800.0309.03 ou superior) da placa IC8FE155	2.1
DM800-MPU622C	Suporte às novas versões de hardware (800.0238.04 ou superior) da placa ICGBE155	2.1
DM800-MPU622C	Correção na tela de IP/Router Config da web: configuração de OSPF não estava sendo recarregada corretamente após o tempo de guarda	2.1
DM800-MPU622C	Correção na tela de IP/Router Config da web: campo MTU agora é corretamente tratado	2.1
DM800-MPU622C	Comando "no interface" da linha de comando do zebra não estava excluindo as interfaces corretamente	2.1
DM800-IC32E1	Correção na inicialização da IC32E1, para evitar a ocorrência de alarmes espúrios em algumas unidades de revisão anterior desta placa	2.1
DM800-MPU622C	Versão inicial do produto	2.0