

Compatibilidade de Firmwares do DM800-MX30C
Versões de Firmware x Placas Suportadas e Funcionalidades

Características das Versões de Firmwares			
Versão	Release	Arquivo	Versão DmView
5.1	30/01/2017	0665-09.im	DmView 9.4 ou Superior
5.0	23/08/2016	0665-08.im	DmView 9.3 ou Superior
4.3	14/07/2015	0665-07.im	DmView 8.2 ou Superior
4.2	04/06/2014	0665-06.im	DmView 8.2 ou Superior
4.1	12/04/2012	0665-05.im	DmView 8.2 ou Superior
4.0	06/11/2013	0665-04.im	DmView 8.2 ou Superior
3.0	20/09/2012	0665-03.im	DmView 7.5.1 ou Superior
2.1	11/06/2012	0665-02.im	DmView 7.3 ou Superior
2.0	11/01/2012	0665-01.im	DmView 7.3 ou Superior

Placas Suportadas		
Produto	Descrição	A partir do Firmware
DM800-HC8STM4	Placa de interface com oito portas STM-4/1	3.0
DM800-HC2STM16 HW2	Placa de interface com quatro portas STM-16/4/1	2.0
DM800-IC4STM4 HW2	Placa de interface com quatro portas STM-4	2.0
DM800-IC8STM1 HW2	Placa de interface com oito portas STM-1	2.0
DM800-HC8GBE IP	Placa de interface com oito portas Gigabit Ethernet com funcionalidades PPP	2.0
DM800-HC8GBE	Placa de interface com oito portas Gigabit Ethernet	2.0
DM800-IC2GBE	Placa de interface com duas portas Gigabit Ethernet e oito portas Fast Ethernet	2.0
DM800-ICGBE155	Placa de interface com uma porta Gigabit Ethernet	2.0
DM800-IC8FE155	Placa de interface com oito portas Fast Ethernet	2.0
DM820-PSU AC	Fonte de alimentação PSU AC	2.0
DM800-GPCHK2	Placa de interface de serviço	2.0
DM800-GPCHK1	Placa de interface de serviço	2.0
DM820-ICRHK	Placa de interface reduzida de serviço	2.0
DM820-ICR12E1	Placa de interface reduzida com 12 portas E1	2.0
DM800-IC63E1	Placa de interface com 63 portas E1	2.0
DM800-IC32E1 HW2	Placa de interface com 32 portas E1	2.0
DM800-IC32E1	Placa de interface com 32 portas E1	2.0
DM800-IC32E1P	Placa de interface com 32 portas E1 com proteção EPS (EPS não disponível no DM820)	2.0
DM800-IC3x34/45 HW3	Placa de interface com três portas E3 ou T3 com proteção EPS (EPS não disponível no DM820)	2.0
DM800-ICAD2	Módulo adaptador 2xDM900 (não disponível no DM820)	2.0
DM900-DCM	Módulo de compensação de dispersão cromática (não disponível no DM820)	2.0
DM900-OAB	Módulo amplificador ótico do tipo booster (não disponível no DM820)	2.0
DM900-OAP	Módulo pré-amplificador ótico (não disponível no DM820)	2.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MX30C	Travamento da gerência do equipamento após sofrer teste de escaneamento de portas.	5.1
DM800-MX30C	Travamento da gerência do equipamento após receber comando STOR em uma conexão FTP.	5.1
DM800-MX30C	Utilização da interface de gerência WEB no navegador IE11.	5.1

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MX30C	Intermitência da propagação de E1 Payload AIS quando interface E1 configurada estruturada.	5.1
DM800-MX30C	Otimização do tempo de processamento interno, cross conexão, de dados E1 das placas IC32E1 e IC63E1.	5.1
DM800-MX30C	Atualização da biblioteca openssl para a versão 1.0.2.k.	5.1
DM800-MX30C	Utilização de timeout para conexões HTTP/HTTPS e protocolo de gerência DATACOM.	5.1
DM800-MX30C	Suporte à conexão HTTPS.	5.0
DM800-MX30C	Suporte à conexão SSH.	5.0
DM800-MX30C	Suporte a SNMPv3.	5.0
DM800-MX30C	No caso de haver apenas uma interface configurada como fonte de relógio e esta receber DNU, o equipamento não chaveava para relógio interno.	5.0
DM800-MX30C	Melhoria nas ferramentas de depuração dos canais TDM da placa HC8GBE-IP (que possua versão de firmware igual ou superior a 9.5).	4.3
DM800-MX30C	O comando "show datacom" do protocolo DC (executado no terminal) passa a mostrar o número de série dos elementos vizinhos pertencentes ao anel DC, além de mostrar o ID destes elementos.	4.3
DM800-MX30C	O MTU permitido para interface IC8FE155 é 1552 bytes.	4.3
DM800-MX30C	Contador do número de resets das placas IC2GBE, HC8GBE e HC8GBE-IP estava sempre com o valor zero na interface WEB do equipamento e DmView.	4.2
DM800-MX30C	Geração excessiva de logs internos no equipamento, caso esteja sendo gerenciado pelo DmView, dificultando a depuração de problemas.	4.2
DM800-MX30C	Alteração na interface WEB do nome do link Ethernet por ETH Card Statistics que mostra os contadores das placas ETH.	4.1
DM800-MX30C	Melhoria no controle da taxa de transferência no canal de comunicação entre a MPU e as placas HC8GBE, HC8GBE-IP e IC2GBE.	4.1
DM800-MX30C	Fechamento dos pontos de performance SDH 24H não funcionavam quando configurado fechamento para 00:00h.	4.1
DM800-MX30C	Contadores de pacotes de TX e RX da placa GBE155 estavam sendo reinicializados periodicamente.	4.1
DM800-MX30C	Configuração do RIP através da interface WEB possibilitava apenas configuração de IP de host e não IP de rede.	4.1
DM800-MX30C	Removido o bloqueio e o alarme de Vendor-Mismatch para módulos SFP de outros fornecedores.	4.0
DM800-MX30C	Adicionado um campo para filtrar lista de mapeamentos por porta física na interface web.	4.0
DM800-MX30C	Suporte à versão de FW3 da placa IC2GBE.	4.0
DM800-MX30C	Suporte à versão de FW8 da placa HC8GBE.	4.0
DM800-MX30C	Suporte à versão de FW9 da placa HC8GBE IP.	4.0
DM800-MX30C	Disponibilizado na web contadores de erros de CRC nas interfaces E1 da placa ICR12E1.	4.0
DM800-MX30C	Adicionada informação sobre a temperatura, modelo e número de série dos módulos do fan na interface web para gabinete DM830, com módulo de fan versão 2 ou superior.	4.0
DM800-MX30C	Suporte à proteção E1 MxN para a placa ICR12E1.	4.0
DM800-MX30C	A eventual falta da geração de TU-AIS em circuitos de VC-12 e VC-3 das placas SDH durante as falhas de RS-LOS e RS-LOF comprometia o funcionamento correto da proteção SNC.	4.0
DM800-MX30C	Proteção MS-SPRing não funcionava corretamente ao utilizar interfaces STM-16 <i>multi-rate</i> configuradas para hierarquia STM-4.	4.0
DM800-MX30C	Proteção E1 MxN não funcionava para os E1s de 33 a 63 na placa IC63E1.	4.0
DM800-MX30C	Não era permitida a ativação de configuração contendo 2 canais TDM com protocolo PPP com a mesma Outer VLAN e opção double tagging habilitada na placa HC8GBE IP.	4.0
DM800-MX30C	OSPF não funcionava adequadamente quando utilizado com o <i>link-detect</i> desativado na interface ethernet da MPU.	4.0
DM800-MX30C	Corrigido problema ao usar a VLAN 4094 para controle do protocolo EAPS nas placas HC8GBE, HC8GBE IP e IC2GBE.	4.0
DM800-MX30C	Corrigido problema onde rotas do protocolo RIP não eram aprendidas utilizando HDLC com PPP.	4.0
DM800-MX30C	Redundância não sincronizava data e hora da MPU <i>standby</i> com a MPU ativa.	4.0
DM800-MX30C	Equipamento dentro de um anel com NAT habilitado não respondia requisições SNMP o sistema de gerência.	4.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-MX30C	Suporte ao modelo de placa HC8STM4.	3.0
DM800-MX30C	Suporte à segunda entrada de relógio na placa ICRHK.	3.0
DM800-MX30C	Configuração de 2MHz ou 2Mbps/s nas entradas e saídas de relógio das placas GPCHK2 e ICRHK.	3.0
DM800-MX30C	Interface V.11 na placa ICRHK.	3.0
DM800-MX30C	Protocolo de voz na placa ICRHK.	3.0
DM800-MX30C	Suporte à versão de FW2 da placa IC2GBE.	3.0
DM800-MX30C	Suporte à versão de FW7 da placa HC8GBE.	3.0
DM800-MX30C	Suporte à versão de FW8 da placa HC8GBE IP.	3.0
DM800-MX30C	Proteção MxN de E1.	3.0
DM800-MX30C	Nova configuração via terminal para utilização de um IP de origem único no envio de traps do equipamento.	3.0
DM800-MX30C	Melhoria no tempo de resposta ao sistema de gerência após a comutação automática de MPU.	3.0
DM800-MX30C	Ausência ou falha de módulos EDFA em ICAD2 não gerava nenhum alarme.	3.0
DM800-MX30C	Placa IC32E1 apresentava uma dupla interrupção nos dados após uma comutação de MPUs.	3.0
DM800-MX30C	Padronização da configuração da interface V.11 com demais produtos DATACOM.	3.0
DM800-MX30C	Logo após uma comutação manual de MPUs o equipamento poderia apresentar um alarme transiente de NE-CPU_Redundancy_Failure.	3.0
DM800-MX30C	Em uma situação particular de configuração, a proteção SNC não protegia o tráfego quando a placa de trabalho do SNC era removida.	3.0
DM800-MX30C	OSPF não funcionava adequadamente quando utilizado com o loop-detect desativado na interface ethernet da MPU.	3.0
DM800-MX30C	Aumentada a tolerância das placas ICRs a testes de surto.	2.1
DM800-MX30C	Versão inicial do produto.	2.0