

Compatibilidade de Firmwares do DM800-HC8GBE IP

Versões de Firmware x Placas Suportadas e Funcionalidades

Características das Versões de Firmwares						
Versão	Release	Arquivo	Versão Firmware DM800-MX70	Versão Firmware DM800-MX30C	Versão Firmware DM800-MPU2500	Versão Firmware DM800-MPU10G
9.5	05/06/2014	0445-17.im	3	4	14	11
9.4	03/04/2014	0445-16.im	3	4	13	11
9.3	07/12/2013	0445-15.im	3	4	13	11
9.2	30/10/2013	0445-14.im	3	4	13	11
9.1	05/07/2013	0445-13.im	3	4	13	11
9.0	07/12/2012	0445-12.im	3	4	13	11
8.0	16/08/2012	0445-11.im	2	3	11	10
7.1	23/12/2011	0445-10.im	-	2	10	9
7.0	21/12/2011	0445-08.im	-	2	10	9
6.0	30/06/2011	0445-07.im	-	-	9	8
5.0	05/04/2011	0445-06.im	-	-	8	7
4.1	30/12/2010	0445-05.im	-	-	7	7
4.0	19/11/2010	0445-04.im	-	-	7	7
3.0	03/09/2010	0445-03.im	-	-	6	6
2.0	02/07/2010	0445-02.im	-	-	5	6
1.0	20/04/2010	0445-01.im	-	-	3	6

Características das Versões de Firmwares / DmView			
Versão	Release	Arquivo	Versão DmView
9.5	05/06/2014	0447-17.im	DmView 7.7 ou Superior
9.4	03/04/2014	0445-16.im	DmView 7.7 ou Superior
9.3	07/12/2013	0445-15.im	DmView 7.7 ou Superior
9.2	30/10/2013	0445-14.im	DmView 7.7 ou Superior
9.1	05/07/2013	0445-13.im	DmView 7.7 ou Superior
9.0	07/12/2012	0445-12.im	DmView 7.7 ou Superior
8.0	16/08/2012	0445-11.im	DmView 7.5.1 ou Superior
7.1	23/12/2011	0445-10.im	DmView 7.2 ou Superior
7.0	21/12/2011	0445-08.im	DmView 7.2 ou Superior
6.0	30/06/2011	0445-07.im	DmView 7.1 ou Superior
5.0	05/04/2011	0445-06.im	DmView 7.0 ou Superior
4.1	30/12/2010	0445-05.im	DmView 6.8.2 ou Superior
4.0	19/11/2010	0445-04.im	DmView 6.8.2 ou Superior
3.0	03/09/2010	0445-03.im	DmView 6.8.1 ou Superior
2.0	02/07/2010	0445-02.im	DmView 6.8 ou Superior
1.0	20/04/2010	0445-01.im	DmView 6.8 ou Superior

MPU Suportadas		
Produto	Descrição	A partir do Firmware
DM800-MX70	Matriz de comutação (STM-1/4/16/64)	2.0
DM800-MX30C	Matriz de comutação (STM-1/4/16)	2.0
DM800-MPU10G	Matriz de comutação (STM-1/4/16/64)	6.0
DM800-MPU2500	Matriz de comutação (STM-1/4/16)	3.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-HC8GBE IP	Teste de ping para análise de circuitos TDM.	9.5
DM800-HC8GBE IP	Aumento da robustez da comunicação entre a MPU e a placa HC8GBE IP.	9.4
DM800-HC8GBE IP	Ativações sucessivas de configuração com Port Channel resultavam em configuração incoerente de Port Channel.	9.3
DM800-HC8GBE IP	Porta configurada como Work Mode Forced menor que 1000 Mbps não apresentava status corretamente.	9.3
DM800-HC8GBE IP	Configuração de circuito PPP em ativações parciais causa alarme de Next-Hop-Link_Down e não há passagem de dados.	9.2
DM800-HC8GBE IP	Travamento de todos os canais TDM ao utilizar MLPPP com cRTP habilitado.	9.1
DM800-HC8GBE IP	Suporte a TDM <i>double tagging</i> com MLPPP.	9.0
DM800-HC8GBE IP	Um profile não utilizado com certas configurações inválidas fazia com que as alterações nos profiles seguintes não fossem aplicadas.	9.0
DM800-HC8GBE IP	Um tipo de frame específico do IPv6 causa instabilidade na passagem de dados.	9.0
DM800-HC8GBE IP	IPv6 nos canais PPP e MLPPP.	8.0
DM800-HC8GBE IP	MAC table consulting nos port channels ethernet.	8.0
DM800-HC8GBE IP	Número de placas influi menos no tempo de ativação da configuração, que é agora feita em paralelo.	8.0
DM800-HC8GBE IP	Corrigida detecção de instabilidade nos alarmes da placa.	8.0
DM800-HC8GBE IP	Problemas com determinados SFPs que poderiam causar erros de bit com tráfego intenso corrigidos.	8.0
DM800-HC8GBE IP	Em determinados casos, a desabilitação de um alarme de E1 poderia não ser reportada.	8.0
DM800-HC8GBE IP	Corrigido problema no reuso de um E1 que foi desabilitado com SNC chaveado.	8.0
DM800-HC8GBE IP	<i>Ageing</i> deixava de funcionar se tabela MAC possuísse um número de entradas próximo do seu limite.	8.0
DM800-HC8GBE IP	Instâncias MSTP desabilitadas não entram mais no cálculo do <i>digest</i> .	8.0
DM800-HC8GBE IP	Banda entre CIR e PIR agora é distribuída de forma uniforme entre as filas.	8.0
DM800-HC8GBE IP	Porta não fica mais sendo reportada como "Learning" ao ser removida de uma instância xSTP.	8.0
DM800-HC8GBE IP	Corrigido problema que ocorria ao adicionar instâncias ao MSTP.	8.0
DM800-HC8GBE IP	O <i>TDM loopback detection</i> não bloqueava os dados de uma porta quando um loop era detectado.	7.1
DM800-HC8GBE IP	MAC table consulting: consulta à tabela MAC de uma determinada porta-VLAN.	7.0
DM800-HC8GBE IP	Latência dos canais TDM reduzida.	7.0
DM800-HC8GBE IP	Alarme <i>TDM-Link_Fail</i> não era detectado em canais em modo bridge com menos de 31 timeslots mapeados.	7.0
DM800-HC8GBE IP	Corrigidos problemas na compressão e descompressão MLPPP com IPHC.	7.0
DM800-HC8GBE IP	O campo CoS dos frames 802.1p criados para o tráfego PPP e MLPPP não estava respeitando a configuração.	7.0
DM800-HC8GBE IP	<i>TDM Loop Detection Protocol</i> : desabilita canais TDM em loop (quando em modo switch). O <i>loop</i> é detectado através do envio periódico de um <i>frame</i> de controle.	6.0
DM800-HC8GBE IP	<i>Selective QinQ</i> : funcionalidade das portas ethernet que permite inserir um segundo <i>tag</i> de VLAN dependendo do primeiro <i>tag</i> existente no <i>frame</i> .	6.0
DM800-HC8GBE IP	Corrigido estado interno inconsistente que uma máquina de proteção xSTP poderia assumir após habilitação desta proteção com <i>port channel</i> previamente configurado.	6.0
DM800-HC8GBE IP	Corrigida situação que poderia resultar em perda de pacotes quando todos os 504 E1s estavam configurados com 2 Mbit/s cada.C49	6.0
DM800-HC8GBE IP	<i>Port channel ethernet</i> , com opção de habilitação do protocolo LACP.	5.0
DM800-HC8GBE IP	<i>TDM double tagging</i> : opção de inserção de dois <i>tags</i> de VLAN simultaneamente quando o protocolo usado for PPP.	5.0
DM800-HC8GBE IP	Corrigida situação em que não era possível processar todos os pacotes ARP em tempo hábil, quando havia mais de mil canais configurados.	5.0
DM800-HC8GBE IP	Correção na proteção SNC, que eventualmente poderia não funcionar para os últimos canais de cada VC-4.	5.0
DM800-HC8GBE IP	A criação de um novo circuito reutilizando um mesmo canal TDM poderia ocasionar perda na priorização de fluxo.	4.1
DM800-HC8GBE IP	Multi-Link PPP (MLPPP) nos canais TDM.	4.0
DM800-HC8GBE IP	Suporte a <i>Link Fragmentation and Interleaving</i> (LFI) nos canais TDM com MLPPP habilitado.	4.0
DM800-HC8GBE IP	Suporte a cRTP nos canais TDM com MLPPP, com compressão UDP.	4.0

Novas Funcionalidades / Melhorias / Correções		
Produto	Descrição	A partir do Firmware
DM800-HC8GBE IP	Versão de <i>bootloader</i> é mostrada na interface web.	4.0
DM800-HC8GBE IP	Suporte à atualização de <i>bootloader</i> pela MPU.	4.0
DM800-HC8GBE IP	PBS e CBS dos canais TDM agora são constantes.	4.0
DM800-HC8GBE IP	Precisão do tempo de retorno do SNC melhorada.	4.0
DM800-HC8GBE IP	Instabilidade na configuração de prioridade de portas no RSTP corrigida.	4.0
DM800-HC8GBE IP	<i>Switching</i> entre canais HDLC Nx64k: uma VLAN pode possuir mais de um canal TDM como membro.	3.0
DM800-HC8GBE IP	Portas ethernet possuem contadores de bytes.	3.0
DM800-HC8GBE IP	Portas ethernet possuem estatística de banda utilizada.	3.0
DM800-HC8GBE IP	O alarme TDM-Link_Fail é detectado mesmo quando o canal não está no modo PPP.	3.0
DM800-HC8GBE IP	Discrepâncias entre a configuração MSTP feita através da interface Web e DmView foram corrigidas.	3.0
DM800-HC8GBE IP	Estado STP/RSTP/MSTP das portas ethernet não era atualizado na gerência.	3.0
DM800-HC8GBE IP	Bridge HDLC Nx64k (compatível com DM991CE e DM704CE).	2.0
DM800-HC8GBE IP	Temporizadores MSTP não eram informados em modo <i>bridge</i> .	2.0
DM800-HC8GBE IP	<i>Frames</i> com TPID fora do padrão não eram encaminhados.	2.0
DM800-HC8GBE IP	Prioridade CoS não era preenchida como configurado quando um <i>frame untagged</i> era encaminhado para uma porta <i>tagged</i> .	2.0
DM800-HC8GBE IP	Configuração de PIR e CIR não era sempre efetivada quando alterada na configuração do perfil.	2.0
DM800-HC8GBE IP	Versão inicial do produto.	1.0